PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2004-015021

(43) Date of publication of application: 15.01.2004

(51)Int.CI.

H01L 21/68 G05B 19/418

H01L 21/027

(21)Application number : 2002-170499

(71)Applicant: DAINIPPON SCREEN MFG CO

LTD

(22)Date of filing:

11.06.2002

(72)Inventor: SUGIMOTO KENJI

MATSUNAGA SANENOBU

SANADA MASAKAZU YOSHIOKA KATSUJI

AOKI KAORU

YANO MORITAKA

YAMAMOTO SATOSHI

MIHASHI TAKESHI

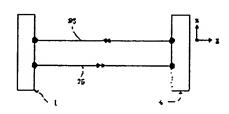
NAGAO TAKASHI

KODAMA MITSUMASA

(54) SUBSTRATE HANDLING DEVICE

(57) Abstract:

PROBLEM TO BE SOLVED: To provide a handling device system in which the carriage control of a substrate can be performed conveniently while enhancing the treatment efficiency of the substrate. SOLUTION: A series of substrate carrying passages as passages for carrying a substrate is arranged vertically in a hierarchic structure such that a substrate W can be delivered between a treatment section carrying passage 25 on a first floor and a treatment section carrying passage 26 on a second



floor. The treatment section carrying passages 25 and 26 are vertically arranged as an outgoing passage for carrying the substrate forward and an incoming passage for carrying the substrate reversely, respectively. One end of the treatment section carrying passages 25 and 26 are coupled by an indexer 1 and the other end thereof are coupled by an interface 4. Since a waiting time due to the interference of the substrate carried on the outgoing passage with the substrate carried on the incoming passage is reduced, the treatment efficiency of the substrate can be enhanced.

LEGAL STATUS

[Date of request for examination]

02.02.2005

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19) 日本国特許庁(JP)

(12)公 開 特 許 公 報(A)

(11)特許出願公開番号

特開2004-15021 (P2004-15021A)

(43) 公開日 平成16年1月15日(2004.1.15)

(51) Int.C1. ⁷	FI		テーマコード (参考)
HO1L 21/68	HO1L 21/68	Α	3C100
GO5B 19/418	GO5B 19/418	В	5F031
HO1L 21/027	HO1L 21/30	562	5FO46

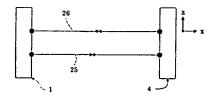
		審查請求	未請求 請求項の数 14 O L (全 38 頁)
(21) 出願番号 (22) 出願日	特願2002-170499 (P2002-170499) 平成14年6月11日 (2002.6.11)	(71) 出願人	000207551 大日本スクリーン製造株式会社 京都府京都市上京区堀川通寺之内上る4丁 目天神北町1番地の1
		(74) 代理人	•
		(72) 発明者	,, = = , -
		(72) 発明者	松永 実信 京都市上京区堀川通寺之内上る4丁目天神 北町1番地の1 大日本スクリーン製造株 式会社内
			最終質に続く

(54) 【発明の名称】基板処理装置

(57)【要約】

【課題】基板の処理効率を向上させて、かつ基板の搬送 制御を簡易に行う基板処理装置を提供することを目的と する.

【解決手段】基板を搬送する経路である一連の基板搬送 経路を、上下に階層構造で配設するとともに、1階の処 理部機送経路25および2階の処理部機送経路26間で 基板Wの受け渡しが可能に構成し、処理部機送経路25 . 26を、基板が順方向に搬送される行き専用経路と、 基板Wが逆方向に機送される帰り専用経路とを上下に配 設して構成する。また、処理部搬送経路25.26の各 々の一端をインデクサ1で連結し、各々の他端をインタ ーフェイス4で連結する。このように構成することで、 行き専用経路上で搬送される基板と、帰り専用経路上で 機送される基板との干渉による基板の待ち時間を低減さ せて、基板の処理効率を向上させることができる。 【選択図】



【特許請求の範囲】

ť.

【請求項1】

基板処理を行う複数の処理部を備えた基板処理装置であって、

前記処理部間で基板を搬送する経路である一連の基板機送経路が、上下に階層構造で配設されているとともに、各階の基板機送経路間で基板の受け渡しが可能に構成されており、前記各階の基板機送経路は、基板の搬送方向が交互に逆方向に設定されることにより、基板が順方向に搬送される行き専用経路と、基板が逆方向に搬送される帰り専用経路とが上下に交互に配設されて構成されていることを特徴とする基板処理装置。

【請求項2】

請求項1に記載の基板処理装置において、

処理対象の基板を収納するカセットが載置されるカセット載置部を有し、前記カセットから未処理の基板を順に取り出して前記処理部へ払い出すとともに、処理された基板を処理部から受け取ってカセット内へ順に収納するインデクサが、前記階層構造になっている一連の基板搬送経路に並設されており、

前記一連の基板機送経路の一端が、前記インデクサに連結されていることを特徴とする基板処理装置。

【請求項3】

請求項1に記載の基板処理装置において、

処理対象の基板を収納するカセットが載置されるカセット載置部を有し、前記カセットが ち未処理の基板を順に取り出して前記処理部へ払り出すとともに、処理された基板を処理 部から受け取ってカセット内へ順に収納するインデクサが、前記階層構造になっている一 連の基板搬送経路に並設されており、

前記各階の基板機送経路の各々の一端が、前記インデクサにされぞれ連結されていること を特徴とする基板処理装置。

【請求項4】

請求項1に記載の基板処理装置において、

前記基板処理装置に連設される外部処理装置と前記処理部との間で基板の受け渡しを中継するインターフェイスが、前記階層構造になっている一連の基板搬送経路に並設されており、

前記一連の基板機送経路の一端が、前記インターフェイスに連結されていることを特徴と 30 する基板処理装置。

【請求項5】

請求項1に記載の基板処理装置において、

前記基板処理装置に連設される外部処理装置と前記処理部との間で基板の受け渡しを中継するインターフェイスが、前記階層構造になっている一連の基板機送経路に並設されており、

前記各階の基板機送経路の各々の一端が、前記インターフェイスに連結されていることを 特徴とする基板処理装置。

【請求項6】

請求項1に記載の基板処理装置において、

処理対象の基板を収納するカセットが載置されるカセット 載置部を有し、前記カセットから未処理の基板を順に取り出して前記処理部へ払い出すとともに、処理された基板を処理部から受け取ってカセット内へ順に収納するインデクサが、前記階層構造になっている一連の基板搬送経路の一端側に並設されるとともに、前記基板処理装置に連設される外部処理装置と前記処理部との間で基板の受け渡しを中継するインターフェイスが、前記階層構造になっている一連の基板搬送経路の他端側に並設されており、

前記一連の基板機送経路の一端が前記インデクサに連結されるとともに、前記一連の基板機送経路の他端が前記インターフェイスに連結されていることを特徴とする基板処理装置

10

20

【請求項7】

請求項1に記載の基板処理装置において、

処理対象の基板を収納するカセットが載置されるカセット 載置部を有し、前記カセットが ち未処理の基板を順に取り出して前記処理部へ払い出すとともに、処理された基板を処理 部から受け取ってカセット内へ順に収納するインデクサが、前記階層構造になっている一 連の基板機送経路の一端側に並設されるとともに、前記基板処理装置に連設される外部処 理装置と前記処理部との間で基板の受け渡しを中継するインターフェイスが、前記階層構 造になっている一連の基板機送経路の他端側に並設されており、

前記各階の基板搬送経路の各々の一端が前記インデクサに連結されるとともに、前記各階の基板搬送経路の各々の他端が前記インターフェイスに連結されていることを特徴とする基板処理装置。

10

【請求項8】

請求項1から請求項7のいずれかに記載の基板処理装置において、

前記行き専用経路に、基板に処理液を塗布する塗布処理部を配設するとともに、

前記帰り専用経路に、前記塗布処理部において処理液が塗布された前記基板を現像する現像処理部を配設し、

前記塗布処理部が配設された行き専用経路の上方に前記現像処理部が配設された帰り専用経路を配設して、されざれの経路間で基板の受け渡しが可能に構成することで、一連の基板搬送経路を構成することを特徴とする基板処理装置。

【請求項9】

請求項1から請求項8のいずれかに記載の基板処理装置において、

20

前記各階の基板機送経路に沿って基板を順送りに機送する複数の基板機送手段を備えるとともに、

前記各基板機送手段は、処理部に基板を搬入する搬入用機送機構と、処理部から基板を搬出する搬出用搬送機構とからなることを特徴とする基板処理装置。

【請求項10】

請求項1から請求項9のいずれかに記載の基板処理装置において、

前記階層構造の基板搬送経路に沿って配設された処理部群のうち、上下に対向している複数の処理部と、前記各階の基板搬送経路のうち、上下に対向している基板搬送経路の一部とを含んで1単位の基板処理ユニットを構成し、

複数個の前記基板処理ユニットを基板の搬送方向に並べて配設して前記基板処理装置を構成したことを特徴とする基板処理装置。

【請求項11】

請求項10に記載の基板処理装置において、

前記各基板処理ユニット内の各階の基板搬送経路が、隣接する別の基板処理ユニット内の同じ階における基板搬送経路にそれぞれ連結されていることを特徴とする基板処理装置。 【請求項12】

請求項11に記載の基板処理装置において、

隣接する2つの基板処理ユニットの間には、それらの基板処理ユニット間で基板を受け渡すために基板を載置する載置台が各階の基板機送経路上にそれぞれ配設されていることを特徴とする基板処理装置。

40

【請求項13】

請求項11または請求項12に記載の基板処理装置において、

前記複数の基板処理ユニットのうちの少なくとも1つは、前記処理部として、フォトレジスト膜を基板に塗布形成するレジスト塗布処理部であることを特徴とする基板処理装置。 【請求項14】

訪求項11または請求項12に記載の基板処理装置において、

前記複数の基板処理ユニットのうちの少なくとも1つは、前記処理部として、基板上に形成されたフォトレジスト膜からの光の反射を防止するために、反射防止膜を基板に塗布形成する反射防止膜用塗布処理部であることを特徴とする基板処理装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、半導体基板、液晶表示器のガラス基板、フォトマスク用のガラス基板、光ディスク用の基板(以下、単に基板と称する)に対して処理を行う複数の処理部を構えた基板 処理装置に関する。

[0002]

【従来の技術】

従来、このような基板処理装置は、例えば、フォトレジスト膜を基板に塗布形成して、塗布されたその基板に対して露光処理を行い、さらに露光処理後の基板を現像するフォトリソグラフィエ程に用いられている。

これを図29の平面図に示し、以下に説明する。この基板処理装置は、未処理の複数枚(例えば25枚)の基板W、または後述する処理部104での処理が完了した処理済の基板Wが収納されるカセットCが複数個載置されるカセット載置台102と、この各カセットCの前を水平移動し、各カセットC・処理部104間で基板Wの受け渡しを行う搬送機構108のとを備えたインデクサ103と、複数の処理部104と、複数の処理部104間で基板Wを搬送する経路である基板搬送経路105と、処理部104および外部処理装置107間で基板Wの受け渡しを中継するインターフェイス106とから構成されている。

[0003]

インデクサ103は、カセット載置台102に置かれたカセット C から未処理の基板を順に取り出して処理部104に払い出す一方、処理済の基板を処理部104から受け取って、所定のカセット C に処理済基板を順に収納するように構成されている。

[0004]

インターフェイス106は、処理部104と外部処理装置107とを連結する。基板処理 装置が、上述したレジスト塗布および現像処理を行う装置の場合、この外部処理装置10 7は、基板Wの露光処理を行う露光装置となる。

[0005]

また、基板搬送経路105上を搬送する搬送機構1086と、インターフェイス106の搬送経路上を搬送する搬送機構108cとがされぞれ配設されている。その他に、インデクサ103と基板搬送経路105との連結部には載置台1096、基板搬送経路105とインターフェイス106との連結部には載置台1096がされぞれ配設されている。

上述した基板処理装置において、以下の手順で基板処理が行われる。未処理の基板Wを収納したカセットでをカセット載置台102に載置して、このカセットでから1枚の基板を搬送機構1080に基板Wを渡すために、載置台109 a. に載置された基板Wを受け取った後、各処理部104内で所定の処理(例えば、レジスト塗布などの処理)をされぞれ行うために、されらの処理部104に基板Wをされずれ搬入する。所定の各処理がされぞれ終了すると、搬送機構1086はされらの処理部104から基板Wをされずれ搬出して、次の処理を行うために別の処理部104に基板Wを搬入する。

[0007]

露光前の一連の処理が終了すると、搬送機構1086は、搬送機構108cに基板Wを渡すために、 戦置部1096まで搬送する。 搬送機構108cは、 戦置台1096に 戦置された基板Wを受け取った後、外部処理装置107まで搬送する。外部処理装置107に股入して、所定の処理(例えば、 露光処理などの処理)が終了すると、 機送機構108cは 外部処理装置109から基板Wを搬出して、 戦置部1096まで搬送する。後は、 機送機構108cは 構1086によって各処理部104に基板Wが搬送され、 露光後の一連の基板処理(例えば、 加熱処理、 冷却処理、 現像処理)が行われ、 カセット 載置台102に置かれた所定のカセット C に処理済基板を順に収納して、 一連の基板処理が終了する。

[0008]

【発明が解決しようとする課題】

10

20

30

しかしながら、このような構成を有する従来例の場合には、次のような問題がある。 すなわち、従来の基板処理装置では、処理効率が向上しなり問題がある。

[0009]

つまり、 従来の基板処理装置では、インデクサ103からインターフェイス106までの 機送と、インターフェイス106からインデクサ103までの 機送とを兼ねて、 機とで 乗ねて、 機送と、 インターフェイス106からインデクサ103からインターフェイス106からインデクサ103からインターフェイス106まで、 インターフェイス106まで、 インターフェイス106まで、 のに、 2 つの 機送機構108 と で で もない。 仮に、 2 つの 機送機構108 と し っ も を インデクサ103 側に、 他 方を インテクサ103 からインターフェイス106まで 機送された基板 W と 、インターフェイス106まで 機送された基板 W と い チャー で も ないまな 板 W と が 基 板 版 と ないままた は 搬入するまでに 機 と ないまた は 機 入するまで に 機 で ないまた は 優 で で 、 で の 結果、 基 板 W の 無駄 な 待 ち 時 間 が 増 え て 、 処理 効率 が 向 性 な け れ は な ら な い 。 そ の 結果、 基 板 W の 無駄 な 待 ち 時 間 が 増 え て 、 処理 効率 が 向 上 し 難 く な る 。

[0010]

さらには、上述したように搬送機構108bは、インデクサ103からインターフェイス106までの搬送と、インターフェイス106からインデクサ103までの搬送との両方の搬送を行っているので、基板処理を制御するための搬送制御がし難くなる問題も生じる

20

30

40

10

[0011]

本発明は、このような事情に鑑みてなされたものであって、基板の処理効率を向上させて、かつ基板の搬送制御を簡易に行う基板処理装置を提供することを目的とする。

[0012]

【課題を解決するための手段】

本発明は、このような目的を達成するために、次のような構成をとる。 すなわち、請求項1に記載の発明は、基板処理を行う複数の処理部を構えた基板処理装置であって、前記処理部間で基板を搬送する経路である一連の基板搬送経路が、上下に階層構造で配設されているとともに、各階の基板搬送経路間で基板の受け渡しが可能に構成さ

構造で配設されているとともに、各階の基板機送経路間で基板の受け渡しが可能に構成されており、前記各階の基板機送経路は、基板の搬送方向が交互に逆方向に設定されることにより、基板が順方向に搬送される場り専用

経路とが上下に交互に配設されて構成されていることを特徴とするものである。

[0013]

[0014]

また、行き専用経路に沿って基板を搬送する基板搬送手段を配設するとともに、帰り専用経路に沿って基板を搬送する、前者とは別の基板搬送手段を配設する場合、各々の基板搬送手段は、行きまたは帰りのいずれか一方の搬送しかされてれ行わないので、基板処理を制御するための搬送制御を簡易に行うことができる。

[0015]

20

30

40

50

さらに、一連の基板機送経路が、上下に階層構造で配設されて、各階の基板搬送経路間で 基板の受け渡しが可能に構成されているので、装置を設置する床面積(フットプリント) を軽減することができるという効果をも奏する。

[0016]

本発明に係る基板処理装置において、インデクサまたはインターフェイスをその基板処理装置に並設することで下記のような複数種類の形態が挙げられる。すなわち、請求項2から請求項7に記載の発明のような形態が挙げられる。

[0017]

請求項2に記載の発明は、請求項1に記載の基板処理装置において、処理対象の基板を収納するカセットが載置されるカセット載置部を有し、前記カセットから未処理の基板を順に取り出して前記処理部へ払い出すとともに、処理された基板を処理部から受け取ってカセット内へ順に収納するインデクサが、前記階層構造になっている一連の基板搬送経路に並設されており、前記一連の基板搬送経路の一端が、前記インデクサに連結されていることを特徴とするものである。

[0018]

「作用・効果」 請求項2 に記載の発明によれば、下記の二通りの作用が生じる。 すなわち、一方の作用について説明すると、 カセット載置部にカセットが載置されることで、 カセットに収納されている基板が順に取り出されて処理部へ払い出される。 すなわち、 基板は、 カセット載置部を有するインデクサを介して、 インデクサに連結された一連の基板搬送経路を分して、 処理部間で搬送されて、 基板処理が行われる。

[0019]

他方の作用について説明すると、一連の基板搬送経路を介して、処理部間で搬送されて一連の基板処理が終了した各々の基板は、処理部からカセット内に順に収納される。すなわち、処理された基板は、一連の基板搬送経路の一端に載置され、さらにその一連の基板搬送経路の一端に連結されたインデクサを介して、そのインデクサにあるカセット載置部に載置されたカセット内に収納される。

[0020]

請求項3に記載の発明は、請求項1に記載の基板処理装置において、処理対象の基板を収納するカセットが載置されるカセット載置部を有し、前記カセットから未処理の基板を順に取り出して前記処理部へ払い出すとともに、処理された基板を処理部から受け取ってカセット内へ順に収納するインデクサが、前記階層構造になっている一連の基板機送経路に並設されてあり、前記各階の基板機送経路の各々の一端が、前記インデクサにそれぞれ連結されていることを特徴とするものである。

[0021]

「作用・効果」請求項3に記載の発明によれば、カセット 載置部にカセットが載置されることで、カセットに収納されている基板が順に取り出されて処理部へ払い出される。すなわち、基板は、カセット載置部を有するインデクサを介して、インデクサにそれでれ連結された各階の基板 搬送経路の各々の一端のいずれかに載置されることで払い出される。 載電された基板は、 載置された階の基板 搬送経路を介して、処理部間で搬送されて、基板処理が行われる。 基板処理が終了すると、処理された各々の基板は、 処理部からカセット内に収納される。 すなわち、 処理された基板は、 上述した 載置された 増送経路の一端に載置され、 さらにその基板 搬送経路の一端に連結されたインデクサを介して、 そのインデクサにあるカセット 載置部に載置されたカセット内に収納される。

[0022]

なお、複数枚の基板を、インデクサを介して、インデクサにされぞれ連結された各階の基板機送経路の各々の一端にほぼ同時にされぞれ載置して、複数の基板処理をほぼ同時に行ってもよいし、一連の基板処理が終了した基板を、載置された階の基板機送経路の一端に載置し、さらにその基板機送経路の一端に連結されたインデクサを介して、基板機送経路の一端に再び載置し、一連の基板処理を繰返し行ってもよい。

40

50

[0023]

請求項4に記載の発明は、請求項1に記載の基板処理装置において、前記基板処理装置に 連設される外部処理装置と前記処理部との間で基板の受け渡しを中継するインターフェイスが、前記階層構造になっている一連の基板機送経路に並設されており、前記一連の基板 搬送経路の一端が、前記インターフェイスに連結されていることを特徴とするものである

[0024]

【作用・効果】 請求項4 に記載の発明によれば、下記の二通りの作用が生じる。 すなわち、一方の作用について説明すると、外部処理装置による処理が終了すると、終了した基板は、インターフェイスを介して、インターフェイスに連結された一連の基板搬送経路の一端に載置される。 載置された基板は、一連の基板搬送経路を介して、処理部間で搬送されて、基板処理が行われる。

[0025]

他方の作用について説明すると、一連の基板搬送経路を介して、処理部間で搬送されて一連の基板処理が終了した基板は、一連の基板搬送経路の一端に載置され、さらにその一連の基板搬送経路の一端に連結されたインターフェイスを介して、基板は外部処理装置に渡され、外部処理装置による処理が行われる。

[0026]

請求項5に記載の発明は、請求項1に記載の基板処理装置において、前記基板処理装置に連設される外部処理装置と前記処理部との間で基板の受け渡しを中継するインターフェイスが、前記階層構造になっている一連の基板搬送経路に並設されており、前記各階の基板搬送経路の各々の一端が、前記インターフェイスに連結されていることを特徴とするものである。

[0027]

[作用・効果] 請求項5 に記載の発明によれば、外部処理装置による処理が終了すると、終了した基板は、インターフェイスを介して、インターフェイスにさればれ連結された名階の基板搬送経路の各々の一端のいずれがに載置される。 載置された基板は、載置された階の基板搬送経路を介して、処理部間で搬送されて、基板処理が行われる。基板処理が終了すると、基板は、上述した載置された階の基板搬送経路を介して、その基板搬送経路の一端に載置され、さらにその基板搬送経路の一端に連結されたインターフェイスを介して、基板は外部処理装置に渡され、外部処理装置による処理が再び行われる。

[0028]

なお、外部処理装置による処理が終了した複数枚の基板を、インターフェイスを介して、インターフェイスにされざれ連結された各階の基板機送経路の各々の一端にほぼ同時にされてれ載置して、複数の基板処理をほぼ同時に行ってもよいし、一連の基板処理が終了した基板を、 載置された階の基板機送経路を介して、その基板機送経路の一端に載置し、さらにその基板搬送経路の一端に連結されたインターフェイスを介して、基板を外部処理装置に再び渡し、外部処理装置による処理を含む一連の基板処理を繰返し行ってもよい。

[0029]

請求項6に記載の発明は、請求項1に記載の基板処理装置において、処理対象の基板を収納するカセットが載置されるカセット載置部を有し、前記カセットが取出して前記処理部へ払い出すとともに、処理された基板を処理部の基板機送経路の世間に重要である。 セット内へ順に収納するインデクサが、前記階層構造になっている一連の基板機送経路の一端側に並設されるとともに、前記基板処理装置に連設される外部処理装置との間で基板の受け渡しを中継するインターフェイスが、前記一連の基板機送経路の地端が前記インターフェイスに連続されていることを特徴とするものである。

[0030]

〔作用・効果〕請求項6に記載の発明によれば、下記の二通りの作用が生じる。すなわち

20

40

50

、一方の作用について説明すると、カセット載置部にカセットが載置されることで、カセットに収納されている基板が順に取り出されて処理部へ払い出される。すなわち、基板となる。カセット載置部を有するインデクサを介して、インデクサに連結された一連の基板搬送経路の一端に載置されることで払い出される。載置された基板は、一連の基板搬送経路の一端の基板搬送されて、基板処理が行われる。基板処理が終了すると、基板はない一連の基板搬送経路の他端に載置され、さらにその一連の基板搬送経路の他端に連結されたインターフェイスを介して、基板は外部処理装置に渡され、外部処理装置による処理が行われる。

[0031]

他方の作用について説明すると、外部処理装置による処理が終了すると、終了した基板は、インターフェイスを介して、インターフェイスに連結された一連の基板搬送経路の他端に載置される。載置された基板は、一連の基板搬送経路を介して、処理部間で搬送されて、基板処理が終了すると、処理された各々の基板は、処理部からカセット内に順に収納される。すなわち、処理された基板は、一連の基板搬送経路の一端に連結されたインデクサを介して、そのインデクサにあるカセット載置部に載置されたカセット内に収納される。

[0032]

請求項7に記載の発明は、請求項1に記載の基板処理装置において、処理対象の基板を収納するカセットが載置されるカセット載置部を有し、前記カセットがもで、処理が象の基板を順に取り出して前記処理部へ払い出すとともに、処理された基板を処理部から受け取って地で、処理される外の基板機送経路のをは、前記基板処理装置に連設される外部処理装置と前記処理を置いるとともに、前記基板処理装置に連設される外部の基板機送経路の各々の一端が前記インテクサに連結されるとともに、前記各階の基板機送経路の各々の他端が前記インターフェイスに連結されていることを特徴とするものである。

[0033]

[作用・効果] 請求項7に記載の発明によれば、各階の基板搬送経路の各々の一端がインデクサに連結されるとともに、各階の基板搬送経路の各々の他端がインターフェイスに連結されているので、インデクサ・インターフェイス間をされぞれ結ぶ各階の搬送経路を介して、複数枚の基板がされざれ個別に搬送されるとき、されぞれの基板が干渉することがない。 その結果、インデクサ・インターフェイス間の搬送において、外部処理装置による処理も含めた基板の処理効率を向上させることができる。

[0034]

[0035]

すなわち、請求項8に記載の発明は、請求項1から請求項7のいずれかに記載の基板処理 装置において、前記行き専用経路に、基板に処理液を塗布する塗布処理部を配設するとと もに、前記帰り専用経路に、前記塗布処理部において処理液が塗布された前記基板を現像する現像処理部を配設し、前記塗布処理部が配設された行き専用経路の上方に前記現像処理部が配設された帰り専用経路を配設して、それぞれの経路間で基板の受け渡しが可能に構成することで、一連の基板搬送経路を構成することを特徴とするものである。

[0036]

「作用・効果」請求項8に記載の発明によれば、塗布処理部に配設された行き専用経路・現像処理部に配設された帰り専用経路間で基板の受け渡しが可能に構成されることで、塗布処理の後に現像処理を連続的に行うことで、塗布処理の後に現像処理部が配設された行き専用経路の上方に現像処理部が配設された行き専用経路の上方に現像処理部が配設された行き専用経路の上方に現像処理部が配設された行き専用経路の上方に現像処理部が配設された行き専用経路の上方に現像処理部が配設されることで、塗布処理部の温度をあずることができる。 さらに、塗布処理部の温度調節することができる。 さらに、塗布処理部の上方に現像処理部が配設されることで、20世末で、20世末で、20世末で、20世末でで、10世末で、10世

[0037]

また、基板処理をより効率良く行うために、各階の基板機送経路に沿って基板を順送りに搬送する複数の基板搬送手段を備えるとともに、各基板搬送手段は、処理部に基板を搬入する搬入用機送機構と、処理部から基板を搬出する搬出用機送機構とからなる(請求項9に記載の発明)のが好ましい。この場合、搬入用機送機構が処理部に基板を順送りに搬入する間に、機出用搬送機構が基板を順送りに搬出することができる。

[0038]

また、基板を処理する処理枚数の増減に対応するために、階層構造の基板機送経路に沿って配設された処理部群のうち、上下に対向している複数の処理部と、各階の基板機送経路のうち、上下に対向している基板機送経路の一部とを含んで1単位の基板処理ユニットを基板の機送方向に並べて配設して基板処理シェットを基板の機送方向に並べて配設して基板処理シェットを基板の機送方向に並べて増設、または基板処理ユニットを減に応じて基板処理ユニットを基板の機送方向に並べて増設、または基板処理ユニットを減らすことができる。

[0039]

すらに、上述の構成の場合、各基板処理ユニット内の各階の基板機送経路を、隣接する別の基板処理ユニット内の同じ階における基板機送経路にそれぞれ連結する(請求項11に記載の発明)のが好ましい。このように連結することで、基板処理ユニットを基板の搬送方向に並べて配設すると、各階の基板搬送経路をそれぞれ簡易に構成することができる。 さらに、隣接する2つの基板処理ユニットの間に、それらの基板処理ユニット間で基板を受け渡すために基板を載置する載置台を各階の基板搬送経路上にそれぞれ配設する(請求項12に記載の発明)のが好ましい。このように配設することで、隣接する基板処理ユニット間で基板の受け渡しを容易に行うことができる。

[0040]

このような請求項11. 12の場合であって、塗布処理を例に採ると、複数の基板処理ユニットのうちの少なくとも1つは、処理部として、フォトレジスト膜を基板に塗布形成するレジスト塗布処理部である(請求項13に記載の発明)、または複数の基板処理ユニットのうちの少なくとも1つは、処理部として、基板上に形成されたフォトレジスト膜からの光の反射を防止するために反射防止膜を基板に塗布形成する反射防止膜塗布処理部である(請求項14に記載の発明)のが好ましい。

[0041]

なお、本明細書は、基板処理装置を用いた基板処理方法に係る発明も開示している。 【0042】

(1)請求項7に記載の基板処理装置を用いた基板処理方法であって、前記インデクサか

30

20

10

40

[0043]

10

20

「作用・効果」上記の発明によれば、未処理の基板を、インデクサを介して、インデクサを介して、インデクサを介して、インデクサを介して、インデクサを介して、インデクサを介して、インデクサを介して、対置された各階の基板機送経路に沿って搬送して、各々の処理部で基板処理を活って機送という。各々の処理部で基板機送経路に沿って搬送して、各権の処理を選路の他連送経路の地域を表別のという。外部処理技量によって処理されたその基板を、インターフェイスを介して、外部処理技量によって処理されたとの基板と経路の各々の他端のいずれかに載置されたでの基板を載置されたとの基板と経路の各々の地端ので、各々の処理を表して、を表による地で、本の処理を行う。この基板処理方法によって、外部処理技量による処理を含む一連の基板処理を行う。この基板処理方法によって、外部処理技量による処理を含む一連の基板と経路の各々の端部を介して、容易に行うことができる。

[0044]

(2) 前記(1)に記載の基板処理方法において、前記外部処理装置による処理を含むー連の基板処理が終了した基板を、前記各階の基板搬送経路の各々の一端に連結されたインデクサを介して、各階の基板搬送経路の各々の一端のいずれがに載置し、載置されたその基板に対して前記一連の基板処理を繰返し行うことを特徴とする基板処理方法。

[0045]

〔作用·効果〕上記の発明によれば、外部処理装置による処理を含む一連の基板処理を好適に繰り返すことができる。

[0046]

30

【発明の実施の形態】

以下、図面を参照して本発明の一実施例を説明する。

[0047]

本実施例に係る基板処理装置は、図1~図3に示すように、インデクサ1とプロセスユニット3とインターフェイス4とから構成されている。本実施例の場合には、インターフェイス4は、レジスト塗布および現像処理などを行うプロセスユニット3と、基板の露光処理を行う外部処理装置としての露光装置(例えば、ステップ露光を行うステッパなど)とを連絡する。

[0048]

[0049]

次に、インデクサ用搬送機構8の具体的構成について、図4を参照して説明する。機送機構8は、図4(の)の平面図、および図4(b)の右側面図に示すように、インデクサ用搬送経路7の方向(メ方向)である矢印RAの方向にアーム基台8のを水平移動させるメートを動物機構86と、矢印RBの方向(足方向)にアーム基台8のを昇降移動させる区軸昇降機構8cと、区軸周リ(矢印RCの方向)にアーム基台8のを回転させる回転駆動機構8dとを備えている。このアーム基台8のには基板Wを保持するアーム8eが備えられており、このアーム8eは、回転半径方向(矢印RDの方向)に進退移動可能に構成されている。

[0050]

メ 軸 移 動 機 構 8 も は 、 図 4 (α) に 示 す よ う に 、 螺 軸 8 f と 、 こ の 螺 軸 8 f を 軸 心 周 り に 回 転 さ せ る モ ー タ 8 多 と を 備 え て お り 、 こ の 螺 軸 8 f に は 上 述 し た z 軸 昇 降 機 構 8 c の 基 部 が 螺 合 さ れ て い る。 モ ー タ 8 タ の 回 転 に よ っ て 、 螺 軸 8 f に 取 り 付 け ら れ た z 軸 昇 降 機 構 8 c が 水 平 方 向 に 移 動 す る 。

[0051]

を軸昇降機構8cは、図4(6)に示すように、メ軸移動機構86と同じく、螺軸8んと、この螺軸8んを軸心周りに回転させるモータ8(とを構えており、この螺軸8んには上述した回転駆動機構8んの基部が螺合されている。モータ8(の回転によって、螺軸8んに取り付けられた回転駆動機構8んが昇降移動する。

[0052]

回転駆動機構8 d は、図4 (b) に示すように、上述したアーム基台8 a と、このアーム基台8 a を軸心周りに回転させるモータ8 j と、アーム基台8 a とモータ8 j とを支持する支持部材8 k とを備えている。モータ8 j の回転によって、アーム基台8 a がアーム8 e とともに水平面内で回転する。

[0053]

[0054]

図1~図3に戻って、プロセスユニット3の具体的構成について説明する。プロセスユニット3は、図2、図3に示すように、インデクサ1側から順に配置された第1の処理ユニット9、第2の処理ユニット10、第3の処理ユニット11から構成されている。この第1~第3の処理ユニット9~11は、本発明における基板処理ユニットに相当する。 【0055】

また、上述した第1~第3の処理ユニット9~11は、1階から2階にわたって貫くようにされてれ配置されている。第1の処理ユニット9の1階には、図2に示すように、基板W上に形成されたフォトレジスト膜からの光の反射を防止するために下地用の反射防止膜(Bottom Anti-Reflective Coating)を基板Wに塗布形

10

20

30

40

成するスピンコータ(SPin COの七er)(図2中に符号『SC』で示す)や熱処理部などを含む反射防止膜形成用セル12が配設されている。第2の処理ユニット10の1階には、基板Wを回転させながらフォトレジスト膜を基板Wに塗布形成するスピンコタや熱処理部などを含むレジスト膜形成用セル13が配設されている。第3の処理ユニット11の1階には露光処理後の基板Wを加熱する(POSt EXPOS以下e Bの人と)(図3中に符号『PEB』で示す)ための露光後加熱用セル14が配設されている。この反射防止膜形成用およびレジスト膜形成用のスピンコータSCは、本発明における上膜形成用を上上ののスピンコータSCは、本発明における上膜用塗布処理部に、レジスト膜形成用セル13内のスピンコータSCは、本発明におけるレジスト連布処理部にされてれ相当する。

10

[0056]

一方、第1の処理ユニット 9 の 2 階には、図 8 に示すように、露光処理後の基板W を回転させながら現像処理を行うスピンデベロッパ(8 P in De Ve Io Pe r)(図 3 中に符号『8 D』で示す)や熱処理部などを含む現像用セル 1 5 A が配設されている。第2の処理ユニット 1 0 の 2 階には、第1の処理ユニット 9 と同様の現像用セル 1 5 B が配設されている。第3の処理ユニット 1 1 の 2 階には、同ユニット 1 1 の 1 階と同様の露光後加熱用セル 1 4 が配設されている。この現像用セル 1 5 内のスピンデベロッパ 8 D は、本発明における現像処理部に相当する。

[0057]

以上のように、 反射防止膜形成用セル 1 2 とインデクサ 1 側にある 現像用セル 1 5 A とで第 1 の処理ユニット 9 を、レジスト膜形成用セル 1 3 とインターフェイス 4 側にある現像用セル 1 5 B とで第 2 の処理ユニット 1 0 を、 1 階および 2 階に設けられた 2 つの露光後 加熱用セル 1 4 で第 3 の処理ユニット 1 1 を、 それぞれ構成している。

20

[0058]

次に、反射防止膜形成用セル12の具体的構成について説明する。反射防止膜形成用セル12は、図2に示すように、3つの熱処理部16A、16B、16Cと、これらの熱処理部16A、16B、16C間で基板Wの受け渡しを行う熱処理部用搬送機構17と、反射防止膜を基板Wにされずれ塗布する2つのスピンコータSCと、熱処理部16Aおよび2つのスピンコータSC間で基板Wの受け渡しを行う反射防止膜形成処理用搬送機構18とから構成されている。

30

[0059]

3つの熱処理部16A、16B、16Cは、図2に示すように、熱処理部用機送機構17に対向するように、その周囲の3箇所に配設されており、各々の熱処理部16A、16B、16Cは上下に階層構造でそれぞれ配設されている。

[0060]

インデクサーに隣接して配設されている熱処理部16Aは、 加熱された基板Wを冷却して常温に保つための2つの冷却部(図2、図3中に符号『CP』で示す)、 基板Wとフォトレジスト膜との密着性を向上させるための処理を行う4つのアドヒージョン(AdkeSion)処理部(図2、図3中に符号『AHL』で示す)、 熱処理を行わずに基板Wを載置して基板Wを受け渡すための基板載置部(図2、図3中に符号『PaSS』で示す)を下から順に積層することで構成されている。 なお、アドヒージョン処理では、HMDS((CH₃)。SiNHSi(CH₃)。)を蒸気状にしてレジスト塗布前の基板Wを処理する。

40

[0061]

この熱処理部16Aは、基板載置部PASS、アドヒーション処理部AHL、冷却部CPを使って、インデクサ1にあるインデクサ用機送機構8と、熱処理部用機送機構17と、反射防止膜形成処理用機送機構18との間で基板Wを受け渡す機能をも備えている。すなわち、インデクサ用機送機構8と熱処理部用機送機構17とは、基板載置部PASSには、インデクサ用機送機構8と熱処理部用機送機構17とに対する面にのみてれてれの機送機構が進入することが

できるように開口部16 のが形成されている(図9 参照)。また、熱処理部用機送機構17と反射防止膜形成処理用機送機構18とは、冷却部CPを介して受け渡しを行う構成となってあり、冷却部CPには、熱処理部用機送機構17と反射防止膜形成処理用機送機構18とに対する面にのみされずれの機送機構が進入することができるように開口部16 のが形成されている(図9 参照)。なお、アドヒージョン処理部AHLは、熱処理部用機送機構17としか基板Wの受け渡しを行わないので、熱処理部用機送機構17が進入することができるように熱処理部用機送機構17に対した面にのみ開口部16 のが形成されている(図9 参照)。

[0062]

熱処理部16Bには、熱処理部用搬送機構17に面して開口部16丸(図1、図9参照)が、されざれ各層に設けられている。さして、熱処理部用機送機構17は、この開口部16丸を介して、熱処理部16Bに基板Wを搬入して、熱処理部16Bから基板Wを搬出する。また、基板Wを加熱するための7つの加熱部(図2、図3中に符号『HP』で示す)を下から順に積層することで、熱処理部16Bは構成されている。

[0063]

熱処理部16Cは、反射防止膜形成用セル12とレジスト膜形成用セル13とにまたかって配設されている。このように配設されることで、反射防止膜形成用セル12以外にレジスト膜形成用セル13も、この熱処理部16Cを共用している。この熱処理部16Cは、熱処理部16Aと同様の3つの冷却部CP、熱処理部16Bと同様の3つの加熱部HP、熱処理部16Aと同様の基板載置部PASSを下から順に積層することで構成されている

[0064]

このうち、本実施形態の構成においては、3つのCPは、必要に応じて反射防止膜形成用セル12用として用いられ、3つの加熱部HPは、レジスト膜形成用セル13用として用いられる。この熱処理部16Cの基板載置部PASSには、熱処理部用機送機構17と後述するレジスト膜形成用セル13内に配置された熱処理部用機送機構17と後の受け渡しか可能なように、それぞれ熱処理部用機送機構17あよび熱処理部用機送機構17に対した面にのみ開口部16Aが形成されている(図9参照)。熱処理部16Cを構成する3つの冷却部CPには、熱処理部用搬送機構17のみ基板Wの受け渡しか可能なように、熱処理部用搬送機構17のみ開口部16Aが形成されている。同様に、熱処理部16Cを構成する3つの加熱部HPには、熱処理部用搬送機構19のみ基板Wの受け渡しか可能なように、熱処理部用搬送機構19に対する面にのみ開口部16

[0065]

この熱処理部16C内の基板載置部PASSは、互いに隣接する反射防止膜形成用セル12・レプスト膜形成用セル13間で基板を受け渡すための載置台であって、この熱処理部16C内の基板載置部PASSは、本発明における載置台に相当する。

[0066]

反射防止膜形成用セル12内のスピンコータSCは、上述したように基板Wを回転させなから反射防止膜形成処理を行うように構成されている。詳述すると、基板Wを保持して水平面内に回転させるスピンチャック、反射防止液を吐出するノズルなどから構成されている。このスピンチャックに保持されて回転している基板Wの中心に向けてノズルから反射防止液を吐出することで、基板Wの遠心力により反射防止膜が基板Wの中心から全面にわたって塗布形成される。

[0067]

熱処理部用機送機構17と反射防止膜形成処理用搬送機構18と、後述する熱処理部用搬送機構19とレジスト膜形成処理用搬送機構20とエッジ電光用搬送機構21と熱処理部用搬送機構23と現像用搬送機構24とは同じ構成からなる。これらの搬送機構の具体的構成については後で説明する。

10

30

50

20

50

[0068]

次に、レジスト膜形成用セル13の具体的構成について説明する。レジスト膜形成用セル13は、図2に示すように、反射防止膜形成用セル12と同じく、3つの熱処理部16C.16D.16E間で基板Wの受け渡しを行う熱処理部用機送機構19と、フォトレジスト液を基板Wにそれぞれ塗布する2つのスピンコータSCと、熱処理部16Dあよび2つのスピンコータSC間で基板Wの受け渡しを行うレジスト膜形成処理用機送機構20とから構成されている。

[0069]

反射防止膜形成用セル12と同じく、3つの熱処理部16C.16D、16Eは、図2に示すように、熱処理部用機送機構19に対向するように、その周囲の3箇所に配設されており、各々の熱処理部16C.16D.16Eは上下に階層構造でそれぞれ配設されている。

[0070]

第3の処理ユニット11に隣接して配設されている熱処理部16Dは、6つの冷却部CP 、基板載置部PASSを下がら順に積層することで構成されている。

[0071]

[0072]

熱処理部16Eには、熱処理部用機送機構17に面して開口部16の(図1、図9参照)が、されざれ各層に設けられている。さして、熱処理部用機送機構19は、この開口部16のを介して、熱処理部16Eに基板Wを搬入して、熱処理部16Eから基板Wを搬出する。反射防止膜形成用セル12内の熱処理部16Bとほぼ同じような構成で、4つの冷却部CP、3つの加熱部HPを下から順に積層することで、熱処理部16Eは構成されている。

[0073]

上述したように熱処理部16Cは、反射防止膜形成用セル12とレジスト膜形成用セル13とにまたがって配設されており、レジスト膜形成用セル13以外に反射防止膜形成用セル12も、この熱処理部16Cを共用している。つまり、熱処理部16Cは反射防止膜形成用セル12内の熱処理部16Cでもある。熱処理部16Cの構成については説明を省略する。

[0074]

レジスト膜形成用セル13内のスピンコータSCは、フォトレジスト液を吐出してフォト 40 レジスト膜を塗布形成する以外には、反射防止膜形成用セル12内のスピンコータSCと同様の構成をしているので、レジスト膜形成用セル13内のスピンコータSCの説明を省略する。

[0075]

次に、1階部分の電光後加熱用セル14の具体的構成について説明する。電光後加熱用セル14の1階部分は、図2に示すように、電光処理前に基板Wの端縁(エッジ)部分を電光するエッジ電光処理(Edfe Exposure Unit)をそれぞれ行うための2つのエッジ電光部(図2中に符号『EE』で示す)と、熱処理部16D、2つのエッジ電光部EE、およびインターフェイス4内の後述するインターフェイス用載置台30間で基板Wの受け渡しを行うエッジ電光用搬送機構21とから構成されている。

20

30

40

50

[0076]

[0077]

2つのエッジ露光部EEは、図2に示すような位置で、それぞれが互いに上下に積層された状態で配設されている。他の熱処理部16と同様に、各エッジ露光部EEには、エッジ露光用搬送機構21に回して開口部16の(図1、図9参照)がそれぞれ設けられている。そして、エッジ露光用搬送機構21は、この開口部16のを介して、エッジ露光部EEに基板Wを搬入して、エッジ露光部EEから基板Wを搬出する。

次に、2階部分の露光後加熱用セル14の具体的構成について説明する。露光後加熱用セル14の2階部分は、図3に示すように、露光処理後の基板Wをそれぞれ加熱する8つの露光後加熱部(図3中に符号『PEB』で示す)と、4つの冷却部CPと、これらの露光後加熱部PEB、冷却部CP、インターフェイス4内の後述するインターフェイス用載置台30、および現像用セル15B内の後述する熱処理部16F間で基板Wの受け渡しを行う露光後加熱用搬送機構22とから構成されている。

[0078]

8つの露光後加熱部PEB、4つの冷却部CPのうち、それぞれ半数(2つの冷却部CP、4つの露光後加熱部PEB)が下から順に積層された状態で、図3に示すように、露光後加熱用機送機構22に対向するように、それぞれが配設されている。各露光後加熱アEB、冷却部CPには、露光後加熱用機送機構22に面して開口部16丸(図1、図9参照)がそれぞれ設けられている。そして、露光後加熱用機送機構22は、この開口部16丸を介して、各露光後加熱部PEB、冷却部CPに基板Wを搬入して、各露光後加熱部PEB、冷却部CPに基板Wを搬入して、各露光後加熱部PEB、冷却部CPから基板Wを搬出する。露光後加熱用搬送機構22の具体的構成についても後で説明する。

[0079]

次に、現像用セル15(15A、15B)の具体的構成について説明する。現像用セル15のうち、インターフェイス4側にある現像用セル15Bは、図3に示すように、3つの処理部16F、16G、16Hと、これらの熱処理部16F、16G、16H間で基板Wの受け渡しを行う熱処理部用搬送機構23と、露光処理後の基板Wを回転させながら現像処理をされずれ行う2つのスピンデベロッパSDと、熱処理部16Fおよび2つのスピンデベロッパSD間で基板Wの受け渡しを行う現像用搬送機構24とから構成されている。【0080】

3つの熱処理部16F、16G、16Hは、図3に示すように、熱処理部用機送機構23に対向するように、その周囲の3箇所に配設されており、熱処理部16F、16Gは上下に階層構造でせれぞれ配設されている。

[0081]

第3の処理ユニット11に隣接、すなわちインターフェイス4側に配設されている熱処理部16Fは、4つの冷却部CP、基板載置部PASSを下から順に積層することで構成されている。

[0082]

この熱処理部16下は、基板載置部PASSを通じて、熱処理部用機送機構23と露光後加熱用機送機構22との間で基板Wを受け渡す機能をも構えている。すなわち、熱処理部用機送機構23と露光後加熱用機送機構22とは、基板載置部PASSには、熱処理部用機送機構23と露光後加熱用機送機構23となっており、基板載置部PASSには、熱処理部用機送機構23と露光後加開口部16Aが形成されている(図1.図9零照)。また、4つのCPには、それでれ熱処理部用機送機構23と現像用機送機構24とに対する面にのみされてれる機送機構が進入することができるように開口部16Aが形成されている(図1.図9零照)。

熱処理部16Gには、熱処理部用搬送機構23に面して開口部16丸(図1.図9参照)が、されざれ各層に設けられている。さして、熱処理部用機送機構23は、この開口部16Aを介して、熱処理部16Gから基板Wを搬出す

る。また、2つの冷却部CP、3つの加熱部HPを下から順に積層することで、熱処理部16Gは構成されている。

[0084]

熱処理部16日は、 現像用セル15A、15Bにまたかって配設されている。 このように配設されることで、 現像用セル15B以外に現像用セル15Aも、 この熱処理部16日を 共用している。この熱処理部16日は、 2つの冷却部CP、 2つの加熱部HP、 1つの基 板載置部PASSを下がら順に積層することで構成されている。

[0085]

このうち、本実施形態の構成においては、下から2段目の冷却部でPと下から4段目の加熱部HPとは、現像用セル15B用として用いられ、下から1段目の冷却部でPと下から4段目のおいる段目の加熱部HPとは、現像用セル15A用として用いられる。この熱処理部16Hの基板で基板を関連が開発を表する。このは、熱処理部用機送機構23と後述する現像用セル15A内に配数理部用機送機構23に対した面にのみ開口部16Aが形成される冷却部でPと加熱部HPには、現像用セル15B内に配置された熱処理部用機送機構23のみ基板をの受け渡しが可能なように、熱処理部用機送機構23に対する面にのみ開口部16Aが形成されている。同様に、熱処理部16Hを構成する現像用セル15A用として用いられる冷却部でPと加熱部HPには、現像用セル15A内に配置された熱処理部用機送機構23のみ基板を受け渡しが可能なように、熱処理部用機送機構23に対する面にのみ開口部16Aが形成されている。

[0086]

インデクサー側にある現像用セル15Aは、それぞれの構成が現像用セル15Bに対して左右対称)に配設されている以外には、インターフェイス4円にある現像用セル15Bと同様の構成をしているので、現像用セル15Aの説明を省略である。なお、現像用セル15A内の熱処理部16Fは、冷却部CPにおいて、熱処理部は送機構23と現像用機送機構24との間で基板Wを受け渡す機能を有するとともにです。 数ででは、熱処理部用機送機構23とインデクサ用機送機構8との間で基板を受け渡す機能をも果たす。すなわち、熱処理部16Fの冷却の心が形成され、を基準に対して、熱処理部用機送機構23とインデクサ用機送機構8とのででは、熱処理部用機送機構23とインデクサ用機送機構8とに対して、基本では、熱処理部用機送機構23とインデクサ用機送機構8とに対して、基本では、熱処理部用機送機構23とインデクサ用機送機構8とに対して、ないでは、対しているときに、この現像用セル15人では、対しているときに、この現像用セル15内にあるスピンデベロッパ8Dで処理するためである。

[0087]

このように、プロセスユニット 3 は、 反射防止膜形成用セル 1 2 と 現像用セル 1 5 A とからなる 第 1 の処理ユニット 9、レジスト膜形成用セル 1 3 と 現像用セル 1 5 B とからなる 第 2 の処理ユニット 1 0、 2 階部分の 繋光後加熱用セル 1 4 と 1 階部分の 繋光後加熱用セル 1 4 と からなる 第 3 の処理ユニット 1 1 から構成されている。

[0088]

そして、1階部分に関しては、熱処理部用機送機構17と熱処理部用機送機構19とか、熱処理部16(16A~16G)のうち、熱処理部16Cに対して基板Wの受け渡しを行うことで、それらの機送機構17、19がその熱処理部16Cを共用し、熱処理部用機送機構17と反射防止膜形成処理用機送機構18とか、熱処理部16Aに対して基板Wの受け渡しを行うことで、それらの機送機構17、18がその熱処理部16Aを共用し、熱処理部用機送機構19とレジスト膜形成処理用機送機構20とエッジ露光用機送機構21とか、熱処理部16Dに対して基板Wの受け渡しを行うことで、それらの機送機構19、20、21がその熱処理部16A、16C、16Dを介在させて、これらの機送機構17~21を並べて配設することで、各熱処理部

10

20

30

16、スピンコータ8 C 間で基板Wを搬送する経路である処理部機送経路 2 5 を構成している。また、処理部機送経路 2 5 は、図 2 中の矢印の方向で基板W が受け渡されて搬送される。この処理部機送経路 2 5 は、本発明における基板機送経路に相当する。

[0089]

つまり、処理部機送経路25.26が、上下に2階の階層構造で配設されていることになる。また、1階の処理部機送経路25 および2階の処理部機送経路26の一端側(図2.図3では左側)が、インデクサ1にやれずれ連結されている。また、1階の処理部機送経路25 および2階の処理部機送経路26の他端側(図2.図3では右側)が、インタース4にせれずれ連結されている。これらの処理部機送経路25.26は、基板Wが順方向が互いに逆方向に設定されることにより、処理部機送経路25は、基板Wが順方向を実施例では、インデクサ1が5出て行く方向)に機送される行き専用経路を構成している。 理部搬送経路26は、基板Wが逆方向(本実施例では、インデクサ1に戻って行く方向)に機送される帰り専用経路を構成している。

[0091]

次に、機送機構17~21、23、24の具体的構成について、図5~図7を参照して説明する。なお、上述したように、ごれらの搬送機構は同じ構成からなるので、熱処理部用搬送機構17な、図5(丸)の平面図、および図5(b)の右側面図に示すように、を軸周り(矢印REの方向)にアーム基台17 なを回転させる回転駆動機構17 bと、アーム基台17 なを矢印RFの方向(区方向)に昇降移動させると軸昇降機構17 cとを備えている。このアーム基台17 なには基板Wを保持するアーム17 むが備えられており、このアーム17 むは、回転半径方向(矢印RGの方向)に進退移動可能に構成されている。

[0092]

インデクサ用機送機構8の回転駆動機構8dと同様に、回転駆動機構17 b は、図5(b)に示すように、アーム基台17a を回転させるモータ17e と、アーム基台17a とモータ17e とを支持する支持部材17 f とを備えている。

[0093]

を軸昇降機構17cは、図5(6)に示すように、螺軸179と、この螺軸179を回転させるモータ17んとを備えており、この螺軸179には上述した回転駆動機構176の基部が螺合されている。モータ17んの回転によって、螺軸179に取り付けられた回転駆動機構176は、装置基台上に立設固定されているので、インデクサ用機送機構8のを軸昇降機構8cのように水平方向には移動しない。

[0094]

このように構成されることで、アーム基台17のアーム17 むに保持された基板Wは、水平面内での回転移動、昇降移動、および進退移動がそれぞれ可能となる。また、三軸昇

10

20

30

40

降機構17cは、図6(の)に示すように、熱処理部16A.16B.16Cの3方向以外であるスピンコータSCの方向に囲して固定される。これにより基板Wは、熱処理部用搬送機構17によって熱処理部16A.16B.16C間で受け渡される。

[0095]

熱処理部用機送機構17と同様に、熱処理部用機送機構19、熱処理部用機送機構23の を軸昇降機構19c、23cについても、図6(α)に示すような方向、すなわち熱処理 部用機送機構19の場合はスピンコータSC、熱処理部用機送機構23の場合はスピンデ ベロッパSDの方向に面して固定される。

[0096]

反射防止膜形成処理用搬送機構 1 8. インデクサ1側にある現像用セル15 A内の現像用 搬送機構 2 4 の 2 軸昇降機構 1 8 c. 2 4 c については、図 6 (b) に示すような方向、すなわちインデクサ1 の方向に面して固定され、これにより基板 W は、これらの各機送機構 1 8. 2 4 によって、反射防止膜形成処理用搬送機構 1 8 の場合はスピンコータ S C と 熱処理部 1 6 A との間で、現像用搬送機構 2 4 の場合はスピンデベロッパ S D と熱処理部 1 6 F との間でそれぞれ受け渡される。

[0097]

レジスト膜形成処理用機送機構 2 0 . インターフェイス 4 側にある現像用セル 1 5 B 内の現像用機送機構 2 4 の z 軸昇降機構 2 0 c . 2 4 c については、図 7 (a) に示すような方向、すなわちインターフェイス 4 の方向に面して固定され、これにより基板 W は、これらの各機送機構 2 0 . 2 4 によって、レジスト 膜形成処理用機送機構 2 0 の場合はスピンコータ S C 2 熱処理部 1 6 D 2 の間で、現像用機送機構 2 4 の場合はスピンデベロッパ S D 2 熱処理部 1 6 F 2 の間でそれでれ受け渡される。

[0098]

エッジ露光用機送機構21のを軸昇降機構21cについては、図7(b)に示すように、 熱処理部16D、エッジ露光部EE、およびインターフェイス用載置台30には面してい ない側に固定され、これにより基板Wは、エッジ露光用機送機構21によって、熱処理部 16Dとエッジ露光部EEとインターフェイス4内の後述するインターフェイス用載置台 30との間で受け渡される。

[0099]

これらの搬送機構 1 7 ~ 2 1 . 2 3 . 2 4 は、本発明における基板搬送手段に相当する。 30 【 0 1 0 0】

[0101]

[0102]

[0103]

このように構成されることで、アーム基台22のアーム22dに保持された基板Wは、水平面内での回転移動、昇降移動、および進退移動が可能となる。これにより基板Wは、露光後加熱用機送機構22によって、露光後加熱部PEB、冷却部CP、インターフェイ

ス4内の後述するインターフェイス用載置台30. および現像用セル15B内の熱処理部16F間で受け渡される。

[0104]

また、搬送機構17~21、23、24の場合には、固定設置されたを軸昇降機構が取り付けられている方向には基板Wを受け渡すことができないが、露光後加熱用搬送機構22の場合には、そのを軸昇降機構226自体が回転可能となっているので、水平面内の全ての方向に基板Wを受け渡すことができる。

[0105]

せの反面、 搬送機構 1 7 ~ 2 1 . 2 3 . 2 4 の場合には、 各処理部に面していない側(z 軸昇降機構が設置された側)がら各搬送機構の保守が容易であるが、 露光後加熱用機送機構 2 2 の場合には、 その周囲に各処理部が配置される関係で、 搬送機構の保守スペースの 確保が容易でない。

[0106]

次に、熱処理部16(16A~16G)の具体的構成について、図9、図10を参照して説明する。なお、図9では熱処理部16の周辺にある機送機構などについては、図示を省路する。図9に示すように、1階部分にある反射防止膜形成用セル12内の熱処理部16Aの上に、2階部分にある現像用セル15A内の熱処理部16Fが積層されている。同様に、セル12内の熱処理部16Bの上にセル15A内の熱処理部16Gが積層されている。また、熱処理部16Cの上に熱処理部16Hが積層されている。さらに、レジスト膜形成用セル13内の熱処理部16Dの上に現像用セル15B内の熱処理部16Fが積層され、同じく熱処理部16Eの上に熱処理部16Gが積層されている。

[0107]

1階部分にある熱処理部16(16A~16D)の底部にあたる装置基台上には、レール27がされぞれ敷かれており、各々のレール27は、各機送機構17~20.23.24に面する定常位置にから退避位置Dまで延在している。各々のレール27に積層された各熱処理部16が搭載されているので、実施例装置、特に各機送機構17~20.23.24をされてれ保守(メンテナンス)するときには、図10に示すように、各々のレール27上で各熱処理部16を定常位置にから退避位置Dまでされてれ移動することで、メンテナンスゲーンEが確保される。

[0108]

図1~図3に戻って、インターフェイス4の具体的構成について説明する。インターフェイス4は、インターフェイス用機送経路28とインターフェイス用機送機構29とインターフェイス用機送経路28は、図2.図3に示すように、インデクサ用機送経路7と平行に形成されている。インターフェイス用機送機構29は、インターフェイス用機送経路28上を移動することで、インターフェイス用機送経路28上を移動することで、インターフェイス用機送経路28上を移動することで、インターフェイス用機送経路28上を移動することで、インターフェイス用機送経路28上を移動することで、インターフェイス用機送経路28上を移動することで、インターフェイス用機送経路28上を移動することで、インターフェイス用機送経路28上を移動することで、インターフェイス用機送経路28上を移動することである。この露光装置8TPは、本発明における外部処理装置にそれぞれ相当する。

[0109]

インターフェイス用機送機構29の具体的構成については、インデクサ用機送機構8のを 軸昇降機構8cの取り付け位置が相違する以外には、インデクサ用機送機構8と同様の構 成であるので、その説明を省略する。

[0110]

 20

10

30

せれてれ仮置きするための複数のパッファ(図1中に符号『BF』で示す)がある。以上のように、1階専用の基板載置部PASSとパッファBF、および2階専用の基板載置部 PASSとパッファBFが積層構造で配設されている。

[0111]

両基板載置部PのSSは、露光後加熱用セル14.およびインターフェイス用機送機構29の両方向に面してされぞれ開口されており、これらの開口を介して、1階部分の露光後加熱用セル14内のエッジ露光用機送機構21、および2階部分の露光後加熱用セル14内の露光後加熱用機送機構22と、インターフェイス用機送機構29との間で基板Wの受け渡しがされぞれ行われる。

[0112]

また、 1 階専用のパッファ B F およひ 2 階専用のパッファ B F は、 それぞれ少なくともインターフェイス用機送機構 2 9 側に面して開口されており、この開口を介してインターフェイス用機送機構 2 9 との間で基板Wの受け渡しが行われる。

[0113]

続いて、フォトリソグラフィエ程における一連の基板処理について、図11、図12のフローチャートおよび図13を参照して説明する。なお、各処理において複数枚の基板Wが並行して処理されるが、1枚の基板Wのみに注目して説明する。また、図13中の機送機構において、1Dはインデクサを示し、SCはスピンコータ(符号18の場合は反射防止膜形成処理、符号20の場合はレジスト膜形成処理)を示し、EEはエッジ露光を示し、IFはインターフェイスを示し、PEBは露光後加熱を示し、SDは現像を示す。

[0114]

(ステップS1) インデクサでの搬送

未処理の複数枚の基板Wを収納したカセットでを、カセット 載置台2 に載置する。このカセットでから1 枚の基板Wを取り出すために、インデクサ用機送機構8がカセットでに対向する位置にまでインデクサ用機送経路7上を水平移動する。アーム基台8 Q が水平面内で回転してカセットでに対向するとともに、カセットで内の取り出し対象である基板Wに対向する位置にまで、アーム基台8 Q が昇降する。続いて、アーム8 C が前進して基板Wの下側に進入する。アーム8 C が少し上昇して基板Wを受け取る。基板Wを保持したアーム8 C が後退することにより、基板Wをカセットでから取り出す。

[0115]

(ステップS2)基板載置部での受け渡し

反射防止膜形成用セル12内の熱処理部用機送機構17に基板Wを渡すために、インデクサ用機送機構8かインデクサ用機送経路7を移動して、セル12内の熱処理部16Aの基板載置部PaSSに基板Wを載置する。具体的に説明すると、機送機構8が基板載置部PaSSに対向する。なして、基板Wをで回転することにより、アーム8色が基板載置部PaSSに対向する。そして、基板Wを基板載置部PaSSに輸して、基板Wを基板載置部PaSSに載置する。その後、アーム8色が後退する。

[0116]

(ステップ 8 3) アドヒーション (AHL) 処理

基板載置部Passに載置された基板Wを受け取るために、熱処理部用機送機構17のアーム基台17aが上昇および水平面内で回転する。アーム17dが基板載置部Passに対向すると、アーム17dが前進して、基板載置部Passの開口部16aを通して、基板Wを基板載置部Passが後退する。その後、基板Wを保持した状態でアーム17dが後退する。

[0117]

せして、熱処理部16Aのアドヒージョン処理部AHLで処理するために、基板載置部PのSSの下方にあるアドヒージョン処理部AHLまでアーム基台17のが下降する。そして、アーム17 d が前進して、アドヒージョン処理部AHLの開口部16のを通して、基板Wをアドヒージョン処理部AHLに載置する。その後、アーム17 d が後退する。

10

20

30

[0118]

アドヒーション処理部AHLに戦置された基板Wに対して、基板Wとフォトレジスト膜と の密着性を向上させるためにアドヒージョン処理が行われる。

[0119]

な お 、 ア ド ビ ー ジ ョ ン 処 理 部 A H L か ら 次 の 冷 却 部 C P に 基 板 W を 渡 す と き も 、 熱 処 理 部 用機送機構17によって基板Wの機送が行われるので、アドヒージョン処理が終了するま で、アドヒージョン処理部AHLの前で搬送機構17が待機してもよりが、処理効率を向 上させるために、アドヒージョン処理が終了するまでの間、搬送機構17が他の基板Wを 搬送してもよい。

[0120]

10

20

(ステップ S 4) 冷却 (C P) 処理

アドヒージョン処理が終了すると、搬送機構17のアーム17んがアドヒージョン処理部 AHL内に進入して基板Wをアドヒージョン処理部AHLから搬出する。

[0121]

せして、 熱処理部16Aの冷却部CPで処理するために、アドヒージョン処理部AHLの 下方にある冷却部CPまでアーム基台17のが下降し、続いて、アーム17dが前進して 、冷却部CPの開口部16のを通して、基板Wを冷却部CPに載置する。

[0122]

冷却部CPに載置された基板Wに対して、アドヒージョン処理部AHLで加熱された基板 Wを冷却して常温に保っために冷却処理が行われる。

[0123]

(ステップS5) 反射防止膜形成(BARC) 処理

冷却処理が終了すると、反射防止膜形成処理用機送機構18のアーム18点が、冷却部へ Pの開口部16aを通して、基板Wを冷却部CPから機出する。

[0124]

そして、反射防止膜形成用セル12内のスピンコータSCで処理するために、 搬送機構 1 8のアーム基台18のが下降および回転し、続いて、アーム18んが前進して、基板Wを スピンコータSCのスピンチャック(図示省略)に載置する。

[0125]

スピンコータSCに載置された基板Wに対して、基板Wを回転させながら反射防止膜を塗 布形成する反射防止膜形成処理が行われる。

[0126]

(ステップS6) 冷却部 (СР) での受け渡し

反射防止膜形成処理が終了すると、搬送機構18は基板WをスピンコータSCから機出す 7.

[0127]

サして、熱処理部16Aの冷却部CPに搬入するために、搬送機構18のアーム基台18 のが上昇および回転し、続いて、アーム18dが前進して、基板Wを冷却部CPに載置す る。このとき、基板Wを冷却する必要があれば、この冷却部CPで冷却処理を行ってもよ 1).

40

50

[0128]

(ステップS7) 加熱(HP) 処理

冷却部CPに載置された基板Wを受け取るために、熱処理部用搬送機構17のアーム基台 17 のが冷却部CP内に進入して基根Wを冷却部CPから機出する。

[0129]

せして、反射防止膜形成用セル12内の熱処理部16Bの加熱部HPで処理するために、 搬送機構17のアーム基台17のが加熱部HP内に進入して基板Wを加熱部HPに載置す 7.

[0130]

加熱部HPに載置された基板Wに対して、反射防止膜形成処理後の基板Wを加熱する加熱

処理が行われる.

[0131]

(ステップS8) 基板載置部での受け渡し

加熱処理が終了すると、搬送機構17は基板Wを加熱部HPから機出する。

[0132]

せして、レジスト 膜形成用セル 1 3 内の熱処理部用機送機構 1 9 に基板 W を渡すために、 熱処理部用搬送機構 1 7 は熱処理部 1 6 C の基板 載置部 P & S S に基板 W を載置する。

[0133]

(ステップS9) 冷却部 (СР) での受け渡し

基板載置部PのSSに載置された基板Wを受け取るために、熱処理部用機送機構19は基 10・板Wを基板載置部PのSSがら機出する。

[0134]

せして、機送機構19は熱処理部16Dの冷却部CPに基板Wを載置する。この冷却部CPでは、基板Wを所定の温度にまで冷却する冷却処理が行われる。

[0135]

(ステップS10)レジスト膜形成処理(SС)処理

冷却部CPに載置された基板Wを受け取るために、レジスト膜形成処理用機送機構20は 基板Wを冷却部CPから搬出する。

[0136]

やして、レジスト膜形成用セル13内のスピンコータSCで処理するために、機送機構2 200はスピンコータSCのスピンチャック(図示省略)に基板Wを載置する。

[0137]

スピンコータSCに 載置された基板Wに対して、基板Wを回転させながらレジスト塗布を行うレジスト膜形成処理が行われる。

[0138]

(ステップS11)冷却部(СР)での受け渡し

レジスト膜形成処理が終了すると、搬送機構20は基板WをスピンコータSCから搬出する。

[0139]

せして、搬送機構20は熱処理部16Dの冷却部CPに基板Wを載置する。このとき、基 30板Wを冷却する必要があれば、この冷却部CPで冷却処理を行ってもより。

[0140]

(ステップS12) 加熱(HP) 処理

冷却部CPに載置された基板Wを受け取るために、熱処理部用搬送機構19のは基板Wを冷却部CPから搬出する。

[0141]

せして、レジスト膜形成用セル13内の熱処理部16Eの加熱部HPで処理するために、 搬送機構19は加熱部HPに基板Wを載置する。

[0142]

加熱部HPに載置された基板Wに対して、レジスト膜形成処理後の基板Wを加熱する加熱 40 処理が行われる。

[0143]

(ステップS13) 冷却(CP) 処理

加熱処理が終了すると、搬送機構19は基板Wを加熱部HPから機出する。

[0144]

せして、 熱処理部16Dの冷却部CPで処理するために、 機送機構19は冷却部CPに基板Wを載置する。

[0145]

冷却部CPに載置された基板Wに対して、加熱部HPで加熱された基板Wを冷却して常温に保っために冷却処理が行われる。

[0146]

(ステップS14) 基板 載置部での受け渡し

冷却処理が終了すると、熱処理部用機送機構19は基板Wを冷却部CPから機出する。

やして、露光後加熱用セル14内のエッジ露光用搬送機構21に基板Wを渡すために、熱 処理部用機送機構19は、熱処理部16Dの基板載置部PASSに基板Wを載置する。

[0148]

(ステップS15)エッジ233555788788788899</li

基板載置部PASSに載置された基板Wを受け取るために、エッジ露光用機送機構21は 、基板載置部PのSSに進入し、基板Wを基板載置部PのSSから機出する。

10

[0149]

やして、1.階部分の露光後加熱用セル14内のエッジ露光部EEで処理するために、搬送 機構21はエッシ露光部EEに基板Wを載置する。

[0150]

エッジ露光部EEに載置された基板Wに対して、露光処理前に基板Wの端縁(エッジ)部 分を露光するエッジ露光処理が行われる。

[0151]

(ステップS 1 6) 基板載置部での受け渡し

エッジ露光部EEでのエッジ露光処理が終了すると、エッジ露光用機送機構21は、基板 Wをエッジ露光部EEから搬出する。

20

[0152]

せして、インターフェイス4内のインターフェイス用機送機構29に渡すために、エッジ 露光用機送機構21は、インターフェイス4内のインターフェイス用載置部30にある1 階専用の基板載置部PASSに基板Wを載置する。

[0153]

(ステップS17) パッファ (BF) での仮置き

基板載置部PaSSに載置された基板Wに基板Wを受け取るために、インターフェイス用 搬送機構29は、基板載置部PaSSに進入し、基板Wを基板載置部PaSSから搬出す る。やして、露光装置STPにおける処理時間との関係で、基板Wに待ち時間が発生する 場合には、インターフェイス用機送機構29によって1階専用のパッファBFに基板Wを 収納する。なお、基板Wに待ち時間が発生せずにそのまま露光処理が行われる場合には、

30

このパッファBFでの仮置きは省略される。

[0154]

(ステップS18)インターフェイスでの搬送

バッファBFに載置された基板Wを受け取るために、インターフェイス用機送機構29が インターフェイス用機送経路28を移動して、機送機構29のアーム29mが前進して、

パッファBFの開口を通して、基板WをパッファBFから搬出する。

[0155]

(ステップ S 1 9) 露光処理

インターフェイス4に連結された露光装置STPで処理するために、機送機構29が機送 経路28を移動して、搬送機構29のアーム29eが前進して、露光装置STPに搬入す る。 露光装置STPに搬入された基板Wに対して、基板Wの露光処理が行われる。

40

[0156]

(ステップS20)インターフェイスでの厳送

露光処理が終了すると、 露光装 置STPから搬出するために、 搬送機構29が 搬送経路2 8を移動する。

[0157]

(ステップS21) 基板 載置部での受け渡し

2階部分の露光後加熱用セル14内の露光後加熱用機送機構22に渡すために、インター フェイス4内のインターフェイス用載置台30にある2階専用の基板載置部PaSSに機

送機構29は基板Wを載置する.

[0158]

もし、 露光後加熱用機送機構 2 2 に渡すための時間調整が必要な事態が生じた場合には、インターフェイス用機送機構 2 9 によって 2 階専用のパッファ B F に基板 W を搬送して時間調整を行い、 露光後加熱用機送機構 2 2 に受け渡すことができるようになった時点で、インターフェイス用搬送機構 2 9 によってそのパッファ B F から基板 載置部 P の S S まで基板 W を搬送する。

[0159]

(ステップS22) 露光後加熱(PEB)処理

基板載置部PのSSに載置された基板Wを受け取るために、露光後加熱用機送機構22は 10 基板載置部PのSSがら基板Wを搬出する。

[0160]

せして、2階部分の露光後加熱用セル14内の露光後加熱部PEBで処理するために、露光後加熱用機送機構22は露光後加熱部PEBに基板Wを載置する。

[0161]

露光後加熱部PEBに載置された基板Wに対して、露光処理後の基板Wを加熱する露光後加熱処理が行われる。

[0162]

(ステップS23)冷却(CP)処理

露光後 加熱 処理 が 終 了 す る と 、 機 送 機 構 2 2 は 基 板 W を 露 光 後 加 熱 部 P E B か ら 機 出 す る

[0163]

せして、2階部分の露光後加熱用セル14内の冷却部CPで処理するために、露光後加熱部PEBの下方にある冷却部CPまで搬送機構22のアーム基台22のが下降し、続いて、アーム22 d が前進して、基板Wを冷却部CPに載置する。

[0164]

冷却部CPに載置された基板Wに対して、露光後加熱部PEBで加熱された基板Wを冷却して常温に保っために冷却処理が行われる。

[0165]

(ステップS24) 基板 載置 部での受け渡し

冷却処理が終了すると、機送機構22は基板Wを冷却部CPから機出する。

[0166]

せして、現像用セル15B内の熱処理部用機送機構23に渡すために、機送機構22はセル15B内の熱処理部16Fの基板載置部PaSSに基板Wを載置する。

[0167]

なお、セル15B内にある2つのスピンデベロッパSDで基板Wがともに処理されているときには、 機送機構22が、セル15B内の熱処理部16Fの基板 載置部 P a s s に 基板 W を介して、セル15B内の熱処理部用機送機構23に渡し、さらに、セル15B内の搬送機構23に渡し、さらに、セル15B内の搬送機構23に渡し、さらに、セル15A内の搬送機構23 に渡し、さらに、セル15A内の搬送機構23 に渡し、さらに、セル15 A 内の機送機構23 が、セル15 A 内の線処理部16Fの冷却部CPを介して、セル15 A 内の現像用搬送機構24 に渡した後に、セル15 A 内の搬送機構24 がセル15 A 内のスピンデベロッパSDで現像処理を行ってもよい。

[0168]

(ステップS25)冷却部(СР)での受け渡し

基板載置部PのSSに載置された基板Wを受け取るために、熱処理部用機送機構23は、 基板載置部PのSSがら基板Wを搬出する。

[0169]

やして、 熱処理部16Fのいずれかの冷却部CPに基板Wを 載置する。 基板Wが 載置されたその冷却部CPでは、 基板Wがより高精度に常温程度の温度になるように温度調整する

50

40

20

ようにしてもかまわない。

[0170]

(ステップS26) 現像(SD) 処理

冷却部CPに載置された基板Wを受け取るために、現像用搬送機構24は基板Wを冷却部CPから搬出する。

[0171]

せして、現像用セル15B内のスピンデベロッパSDで処理するために、機送機構24はスピンデベロッパSDのスピンチャック(図示省略)に基板Wを載置する。

[0172]

スピンデベロッパSDに載置された基板Wに対して、基板Wを回転させながら現像処理が 10 行われる。

[0173]

(ステップS27) 冷却部 (СР) での受け渡し

現像処理が終了すると、搬送機構24は基板WをスピンデベロッパSDから搬出する。

[0174]

せして、現像用セル15B内の熱処理部用機送機構23に基板Wを渡すために、機送機構24は現像用セル15B内の熱処理部16Fの冷却部CPに基板Wを載置する。

[0175]

(ステップS28) 加熱(HP) 処理

[0176]

せして、現像用セル15B内の熱処理部16Gの加熱部HPで処理するために、機送機構 23は基板Wを加熱部HPに載置する。

[0177]

加熱部HPに載置された基板Wに対して、現像処理後の基板Wを加熱する加熱処理が行われる。

[0178]

(ステップS29)冷却(CP)処理

加熱処理が終了すると、機送機構23は基板Wを加熱部HPから機出する。

[0179]

せして、熱処理部16Gの冷却部CPに基板Wで処理するために、加熱部HPの下方にある冷却部CPまで搬送機構23のアーム基台23のか下降し、続いて、アーム23んが前進して、基板Wを冷却部CPに載置する。

[0180]

冷却部CPに載置された基板Wに対して、加熱部HPで加熱された基板Wを冷却して常温に保っために冷却処理が行われる。

[0181]

冷却処理が終了すると、搬送機構23は基板Wを冷却部CP炒ら搬出する。

40

30

[0182]

せして、現像用セル15A内の熱処理部用機送機構23に渡すために、現像用セル15B内の熱処理部用機送機構23は熱処理部16Hの基板載置部PのSSに基板Wを載置する

[0183]

(ステップS31) 基板載置部での受け渡し

現像用セル15A内にある熱処理部用機送機構23は基板Wを基板載置部PASSから機出する。

[0184]

やして、インデクサ1内のインデクサ用機送機構 8 に渡すために、現像用セル15 A 内の

熱処理部16Fの基板載置部PASSに基板Wを載置する。

[0185]

(ステップS32) インデクサでの搬送

基板載置部PのSSに載置された基板Wを搬出するために、インデクサ用機送機構 8 がインデクサ用機送経路 7 を移動して、搬送機構 8 のアーム 8 e が前進して、基板Wを基板載置部PのSSがら搬出する。

[0186]

カセット
載置台
2 に
載置されたカセット
C に
を収納するために、
機送機構
8 が
カセット
C に
対向する
位置にまで
機送経路
7 を
移動して、
機送機構
8 の
アーム基台
8 んが水平面
内で回転してカセット
C に
た対向する
位置にまで、
アーム基台
8 んが下降し、
アーム
8 と
をが前進して基板
W の下側に
進入する。
アーム
8 と
ながりし下降して基板
W を
載置する。
基板
W を
などにより、
基板
W を
カセット
C
内に収納する。

[0187]

カセットC内に所定枚数だけ処理済の基板Wが順に収納されて、一連の基板処理が終了する。

[0188]

[0189]

さらに、上述のステップ S 1 ~ S 3 2 でも述べたように、未処理の基板 W を、インデクサ 1 (ステップ S 1)を介して、 1 階の処理部機送経路 2 5 にある熱処理部 1 6 A の基板 載置部 P a S S に基板 W を 載置し(ステップ S 2)、 載置された基板 W は、 1 階の処理部 機送経路 2 5 を介して、熱処理部 1 6・スピンコータ S C 間で 機送されて、基板処理が行われる(ステップ S 3 ~ S 1 5)。 熱処理部 1 6・スピンコータ S C 間で 機送されて一連の基板処理が終了した基板 W を、インターフェイス 用載置台 3 0 にある 1 階専用の基板 載置部 P a S S 、 バッファ B F に 載置し(ステップ S 1 6 、 S 1 7)、 インターフェイス 4 (ステップ S 1 8)を介して、本発明における外部処理装置である露光装置 S T P に基板 W を渡して、露光装置 S T P による露光処理を行う(ステップ S 1 9)。

[0190]

野光装置STPによる野光処理が終了した基板Wを、インターフェイス4(ステップS20)を介して、インターフェイス用載置台30にある2階専用の基板載置部PASSに載置し(ステップS21)、2階の処理部機送経路26を介して、熱処理部16・スピンデベロッパSD間で機送されて、基板処理が行われる(ステップS22~830)。熱処理部16・スピンデベロッパSD間で機送されて一連の基板処理が終了した基板Wを、2階の処理部機送経路26にある熱処理部16Fの基板載置部PASSに載置し(ステップS31)、インデクサ1(ステップS32)を介して、カセットC内に収納する。

[0191]

これらのステップS1~S32に係る一連の基板処理方法によって、露光処理を含む一連

20

10

30

の基板処理を、インデクサ1 およびインターフェイス4 に連結された処理部機送経路25.26を介して、容易に行うことができる。また、本実施例の場合では、上述した一連の基板処理を1 回のみ行ったが、一連の基板処理が終了した基板Wを、処理部機送経路25.26に連結されたインデクサ1を介して、処理部機送経路25にある熱処理部16Aの基板戦置部Passに再度載置し、載置された基板Wに対して一連の基板処理を繰退し行ってもよい。

[0192]

また、各々の搬送機構17~21、23、24は、行きまたは帰りのいずれか一方の搬送しかされずれ行わないので、基板処理を制御するための搬送制御を簡易に行うことができる。さらに、一連の基板搬送経路が、上下に階層構造で配設されて、1階、2階の処理部搬送経路25、26間で基板Wの受け渡しが可能に構成されているので、装置を設置する床面積(フットプリント)を軽減することもできる。

[0193]

例えば、平面上に行き/帰り専用経路を構成すると、図14に示すように、行きに関する処理(例えばスピンコータ8C)の工程数と、帰りに関する処理(例えばスピンデベロッパSD)の工程数とが違う場合、工程数の多い処理(図14ではスピンコータ8C)の方に無数の少ない処理部(図14ではスピンコータ8C)の方に無数ならず、工程数の少ない処理部は入じとデベロッパSD)に沿って形成された処理部搬送経路26の方に無駄な長さかれたでしまう。これに対して、本実施例装置の場合には、上下に行き/帰り専用経路をもでも、本構成しているので、工程数の多い処理部を下方に設置すると、工程数の少ない処理部を下方に設置するとけで装置を構成することができ、無駄な搬送経路を低減させることができる。

[0194]

また、本実施例の場合、処理部機送経路25が、インデクサ1に連結されるとともに、処理部機送経路26が、インターフェイス4に連結されているので、インデクサ1・インターフェイス4間の搬送において、露光装置(ステッパ)STPによる処理である露光処理も含めた基板Wの処理効率を向上させることができる。

[0195]

また、本実施例の場合、1階部分がスピンコータSCに関する処理セル(反射防止膜形成用セル12. レジスト膜形成用セル13)で、2階部分がスピンデベロッパSDに関する処理セル(現像用セル15A. 15B)で構成されているので、スピンコータSCに関する処理セルが配設されることになる。役って、セル12. 13の温度を調節するための別個の空調を必要とせずに、クリーンは、ムのダウンフローをそのまま利用して、セル12. 13を温度調節することができる。そらに、フォトレジスト液の飛散を防止してその液を排出させる飛散防止カップ(図示省略)も下方に配設することになるので、粘度が高いフォトレジスト液が粘着した飛散防止カップを交換する際に、現像用セル15A. 15Bの上方に反射防止膜形成用セル12. レジスト膜形成用セル13が上方に配設されている場合と比較して、カップ交換を容易に行うことができる。

[0196]

本発明は、上記実施形態に限られることはなく、下記のように変形実施することができる

[0197]

(1) 上述した本実施例では、基板処理として、フォトリソグラフィエ程にあけるレジスト塗布および現像処理を例に採って説明したが、上述した基板処理に限定されない。例えば、基板を処理液に浸漬して洗浄処理、エッチング処理、乾燥処理を含む処理を施す業で処理や、上述した浸漬タイプ以外のエッチング処理(例えばドライエッチングやプラズマエッチングなど)や、上述した浸漬タイプ以外であって基板を回転させて洗浄する洗浄処理(例えばソニック洗浄や化学洗浄など)、エッチング処理や、化学機械研磨(CMP)処理や、スパッタリング処理や、化学気相成長(CVD)処理や、アッシング処理などの

10

20

30

ように、 半導体基 板、 液晶表示 器のガラス基板、 フォトマスク用のガラス基板、 光ディスク用の基板を通常の手法でもって行う基板処理であれば、 本発明に適用することができる

[0198]

[0199]

例えば本実施例の場合は、各階の基板搬送経路は、2階からなる階層構造(処理部搬送経路25.26)で配設されていたが、図16に示すように、3階以上であってもよい。 【0200】

また、インターフェイス4を連結せずに、インデクサ1のみを連結して、階層構造の一連の基板搬送経路の一端を、図17または図18に示すように、そのインデクサ1に連結してもよいし、図19に示すように、各階の基板搬送経路の各々の一端を、そのインデクサ1に連結してもよい。

[0201]

図17、図18の構造については互いに同じであるが、基板Wの搬送方向が互いに逆になっている。すなわち、図17の場合には、投入された基板Wは、インデクサ1を介してかり、投路の一端に戦置される。戦置された基板Wは、一連の基板股とでは、図示を省略する払い出し専用の出口を介してない。を選がら外部に払い出される。一方、図18の場合には、図示を省略する投入専用の入り、理部間で搬送されたと基板Wは、一連の基板股理を行して、処理部間で搬送されて一連の基板の一連の基板といい、では、で、処理部間で搬送されて一連の基板処理が行われる。そして一連の基板と路を介して、処理部間で搬送されて一連の基板処理が行われる。そらにその一連の基板と路路の一端に連絡されたインデクサ1を介して、基板処理装置から外部に基板Wが払い出される。

[0202]

図19の場合には、未処理の基板Wは、インデクサ1を介して、インデクサ1にされざれ連結された各階の基板搬送経路の各々の一端のいずれかに載置される。載置された基板Wは、載置された階の基板搬送経路を介して、処理部間で搬送されて、基板処理が行われる。基板処理が終了すると、基板Wは、上述した載置された階の基板機送経路を介して、その基板搬送経路の一端に載置され、さらにその基板搬送経路の一端に連結されたインデクサ1を介して、基板処理装置から外部に基板Wが払い出される。

[0203]

なお、複数枚の基板Wを、インデクサーを介して、インデクサーにそれぞれ連結された各階の基板機送経路の各々の一端にほぼ同時にそれぞれ載置して、複数の基板処理をほぼ同時に行ってもよいし、一連の基板処理が終了した基板Wを、載置された階の基板機送経路を介して、その基板機送経路の一端に載置し、さらにその基板機送経路の一端に連結されたインデクサーを介して、基板機送経路の一端に再び載置し、一連の基板処理を繰返し行ってもよい。

[0204]

いずれにしても、図17~図19に係る基板処理装置の場合には、本実施例のように弱光装置STPのような外部処理装置を連結せずに基板処理を行うときに有効である。

[0205]

逆に、インデクサーを連結せずに、インターフェイス4のみを連結して、階層構造になっている一連の基板機送経路の一端を、図20または図21に示すように、そのインターフェイス4に連結してもよいし、図22に示すように、各階の基板機送経路の各々の一端を

10

20

30

せのインターフェイス4に連結してもよい。

[0206]

[0207]

図22の場合には、外部処理装置による処理が終了すると、終了した基板Wは、インターフェイス4を介して、インターフェイス4にされざれ連結された各階の基板搬送経路の各々の一端のいずれかに載置される。載置された基板Wは、載置された階の基板搬送経路を介して、処理部間で搬送されて、基板処理が行われる。基板処理が終了すると、基板Wは入上述した載置された階の基板搬送経路を介して、その基板搬送経路の一端に載置され、さらにその基板搬送経路の一端に連結されたインターフェイス4を介して、基板Wは外部処理装置に渡され、外部処理装置による処理が再び行われる。

[0208]

なお、外部処理装置による処理が終了した複数枚の基板Wを、インターフェイス4を介して、インターフェイス4にされぜれ連結された各階の基板搬送経路の各々の一端にほぼ同時にそれぞれ載置して、複数の基板処理をほぼ同時に行ってもよいし、一連の基板処理が終了した基板Wを、 載置された階の基板搬送経路を介して、その基板搬送経路の一端に載し、さらにその基板搬送経路の一端に連結されたインターフェイス4を介して、基板Wを外部処理装置に再び渡し、外部処理装置による処理を含む一連の基板処理を繰返し行ってもよい。

[0209]

また、上述した本実施例の場合、各階の基板搬送経路(処理部搬送機構25、26)の各々の一端がインデクサ1に連結されており、他端がインターフェイス4に連結されていたが、図23または図24に示すように、階層構造の一連の基板搬送経路の一端をインデクサ1に連結す322もに、他端をインターフェイス4に連結してもよい。

[0210]

[0211]

50

10

20

30

40

50

また、本実施例の図16や、図17~図24の場合、各階の基板機送経路は基板の機送順に上あるいは下に向かって積層されていたが、図25に示すように、基板の機送順に、一旦上に向かって積層された基板機送経路を下方向に折り返して、再度上方向に折り返して積層してもよい。換言すれば、基板の機送方向が交互に逆方向に設定されることで、行き専用経路と帰り専用経路とが上下に交互に配設されて構成されていればよい。

[0212]

また、上述した本実施例の場合、行き専用経路である処理部機送経路25を下方に、帰り専用経路である処理部機送経路26を上方にされざれ配設したが、図26に示すように、行き専用経路である処理部機送経路25を上方に、帰り専用経路である処理部機送経路2 6を下方にされざれ配設してもより。

[0213]

(3)上述した本実施例では、それぞれの処理部機送経路25.26の一部を含む第1~第3の処理ユニット9~11が基板Wの機送方向に並べられて配設されていたが、ユニット構成でなくて、一体に基板機送経路(処理部機送経路25.26)が構成されていてもよい。

[0214]

(4) 上述した本実施例では、基板搬送経路(処理部搬送経路25、26)に沿って基板Wをされずれ搬送する各搬送機構17~21、23、24は、図5に示すように、アーム(熱処理部用搬送機構17の場合はアーム17d)を1つ構え、このアームは基板Wの搬入・搬出の両方を行っていたが、図27に示すように、アームを2つ備え、一方のアームを、処理部に基板Wを搬入する搬入用アーム31とし、他方のアームを処理部から基板Wを搬出する機出用アーム32としてもよい。

[0215]

例えば、機入用アーム31.機出用アーム32のいずれかー方のアームを、基板Wの裏面 を吸着することで基板Wを保持するアームで構成し、他方のアームを、基板Wの端縁を把 持することで基板Wを保持するアームで構成する.図27の場合、機出用アーム32を、 基板Wの裏面を吸着することで基板Wを保持するアームで構成し、機入用アーム31を、 基板Wの端縁を把持することで基板Wを保持するアームで構成する。また、図27(6) に示すように、機出用アーム32の上に搬入用アーム31を配設する。また、図27(a)に示すように、各アーム31.32を、それぞれがを軸周り(矢印RKの方向)に回転 可能に、かつ回転半径方向(矢印RL方向)に進退移動可能に構成する。機出用アーム3 2 が基板Wの裏面を保持して機出すると、機入用アーム 8 1 が基板Wの端縁を把持するよ う に 、 機 出 用 ア ー ム 3 2 を 水 平 方 向 に 後 退 さ せ つ つ 、 機 入 用 ア ー ム 3 1 を 水 平 方 向 に 前 進 マ せる。 機 入 用 ア ー ム 3 1 が 基 板 W の 端 縁 を 把 持 し て 基 板 W を 保 持 す る と 、 機 出 用 ア ー ム 3 2 は 基 板 W の 裏 面 の 吸 着 の 保 持 を 解 除 す る。 せ し て 、 機 入 用 ア ー ム 3 2 は 基 板 W を 保 持 しながら前進して、処理部に基板Wを搬入する。この場合、搬入用アーム31が処理部に 基板Wを搬入する間に、搬出用アーム32が処理部に基板Wを搬出することができ、その 結果、基板処理をより効率良く行うことができる。この機入用アーム31は、本発明にお ける搬入用搬送機構に、搬出用アーム32は、本発明における搬出用搬送機構にそれぞれ 相当する.

[0216]

(5) なお、上述した本実施例に係る第1~第3の処理ユニット 9~11の各ユニットを下記のように構成してもよい。すなわち、図28に示すように、各ユニットの右側面に開口部下のを、左側面に開口部下りを、正面に開口部下して、背面に開口部下のをユニットの外壁部分が、外枠のフレーム下としてさればればされる。隣接する2つのユニットのカ側面における開口部下のが他方のユニットの左側面における開口部下の対し、カの右側面における開口部下のが他方のユニットの左側面における開口部下りに一致し、カの右側面における開口部下のがである。これによって各ユニット内の処理部般送経路も、ユニット間にまたがって連通接続される。このように構成することで、第1~第3の処理ユ

ニット9~11を基板Wの搬送方向に並べて配設することができる。また、基板の処理枚数に応じて各ユニットを増減可能にできるように着脱自在に構成してもよい。

[0217]

【発明の効果】

以上の説明から明らかなように、本発明によれば、一連の基板搬送経路を、上下に階層構造で配設するとともに、各階の基板搬送経路間で基板の受け渡しが可能に構成し、基板の搬送方向を交互に逆方向に設定することで、各階の基板搬送経路を、基板が順方向に搬送される行き専用経路と、基板が逆方向に搬送される帰り専用経路とを上下に交互に配設して構成する。このように構成することで、行き専用経路上で搬送される基板と、帰り専用経路上で搬送される基板とが干渉することがない。従って、それらの基板の干渉による無駄な待ち時間を低減させることができ、その結果、基板の処理効率を向上させることができる。

【図面の簡単な説明】

- 【図1】本実施例に係る基板処理装置の概略構成を示す斜視図である。
- 【図2】本実施例に係る基板処理装置の1階を平面視したときのプロック図である。
- 【図3】本実施例に係る基板処理装置の2階を平面視したときのプロック図である。
- 【図4】本実施例に係るインデクサ用搬送機構の概略構成を示す図であって、(a)はインデクサ用搬送機構の平面図、(b)はその右側面図である。
- 【図5】本実施例に係る熱処理部用/反射防止膜形成処理用/レジスト膜形成処理用/エッジ露光用/現像用搬送機構の概略構成を示す図であって、(a.)はされらの搬送機構の平面図、(b.)はその右側面図である。
- 【図 6 】本実施例に係る搬送機構が固定される場所および周辺の位置関係を示す図であって、(a.) は熱処理部用搬送機構が固定された場合の平面図、(b.) はインデクサ側にある反射防止膜形成処理用/現像用搬送機構が固定された場合の平面図である。
- 【図7】本実施例に係る搬送機構が固定される場所および周辺の位置関係を示す図であって、(の)はインターフェイス側にあるレジスト膜形成処理用/現像用機送機構が固定された場合の平面図である。
- 【図8】本実施例に係る露光後加熱用搬送機構の概略構成を示す図であって、(a)は露光後加熱用搬送機構の平面図、(b)はその側面図、(c)はその正面図である。
- 【図9】本実施例に係る熱処理部の概略構成を示す斜視図である。
- 【図10】本実施例に係る熱処理部が退避位置にまで移動したときの様子を示す側面図である。
- 【図11】本実施例に係る基板処理装置でのフォトリソグラフィエ程における一連の基板 処理を示すフローチャートである。
- 【図12】本実施例に係る基板処理装置でのフォトリソグラフィエ程における一連の基板 処理を示すフローチャートである。
- 【図13】-連の基板処理中の各処理における基板の位置と、その基板を搬送する搬送機構との関係を示した図である。
- 【図14】平面上に行き/帰り専用経路を構成した場合の基板処理装置の平面プロック図である。
- 【図15】本実施例に係る基板処理装置を側面視した経路プロック図である。
- 【図16】変形例に係る基板処理装置を側面視した経路プロック図である。
- 【図17】さらなる変形例に係る基板処理装置を側面視した経路プロック図である。
- 【図18】さらなる変形例に係る基板処理装置を側面視した経路プロック図である。
- 【図19】さらなる変形例に係る基板処理装置を側面視した経路プロック図である。
- 【図20】さらなる変形例に係る基板処理装置を側面視した経路プロック図である。
- 【図21】さらなる変形例に係る基板処理装置を側面視した経路プロック図である。 【図22】さらなる変形例に係る基板処理装置を側面視した経路プロック図である。
- 【図23】さらなる変形例に係る基板処理装置を側面視した経路プロック図である。
- 【図24】さらなる変形例に係る基板処理装置を側面視した経路プロック図である。

50

10

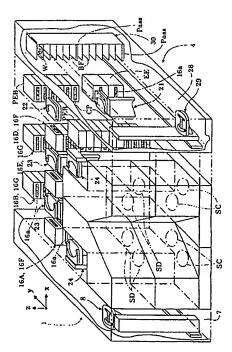
20

30

```
【図25】さらなる変形例に係る基板処理装置を側面視した経路プロック図である。
【図26】さらなる変形例に係る基板処理装置を側面視した経路プロック図である。
【図27】変形例に係る熱処理部用/反射防止膜形成処理用/レジスト膜形成処理用/エ
ップ露光用/現像用搬送機構の概略構成を示す図であって、(の)はそれらの搬送機構の
平面図であって、(b)はその側面図である。
【図28】外枠付きの第1~第3の処理ユニットの概略構成を示す斜視図である。
【図29】従来の基板処理装置の構成を示すプロック図である。
【符号の説明】
    インデクサ
    カセット載置台
                                            10
    インターフェイス
   第1の処理ユニット
    第2の処理ユニット
    第3の処理ユニット
17.19.23 熱処理部用搬送機構
1 8
    反射防止膜形成処理用搬送機構
2 0
    レジスト膜形成処理用搬送機構
2 1
    エッジ露光用搬送機構
2 4
    現像用搬送機構
```

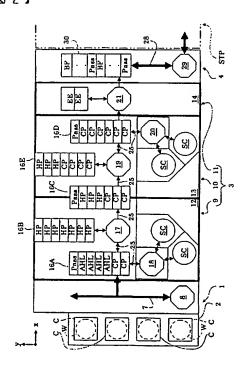
[🛛 1]

25.26



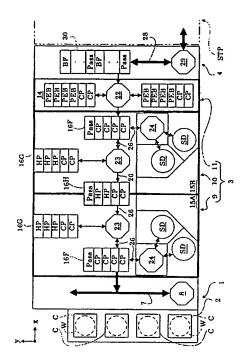
処理部搬送経路

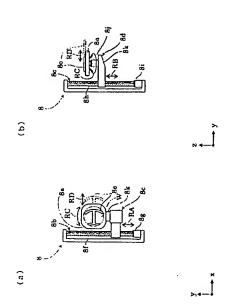
[🖾 2]



[23]

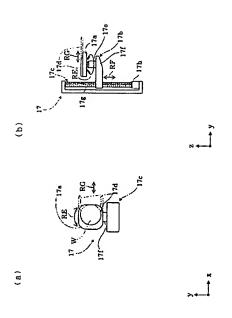


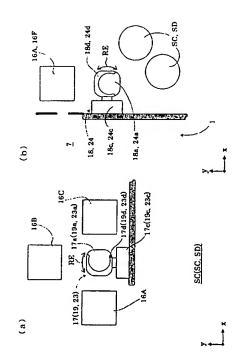




【図5】

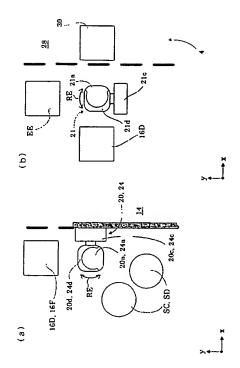
[🛛 6]

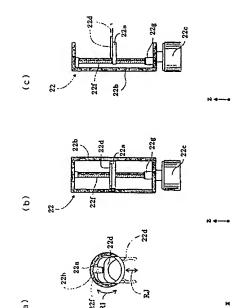




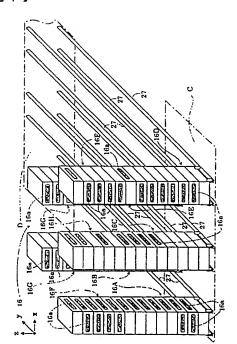
[27]



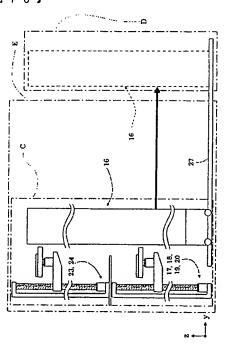




[🛛 9]

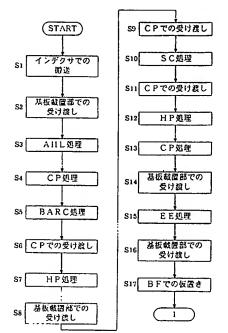


[図10]

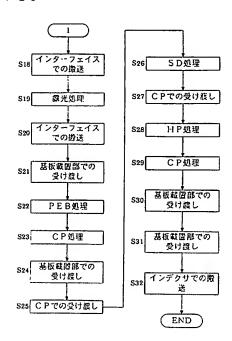


[211]

. .



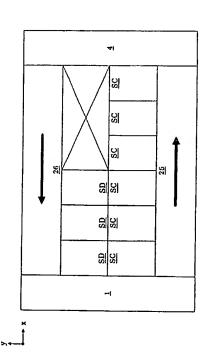
【図 1 2 】

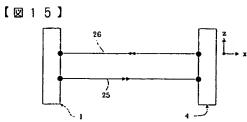


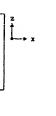
【図13】

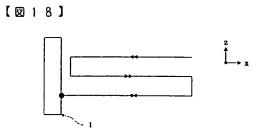
ステップ	基板の位置	搬送機構
SI	インデクサ	· · · · · · · · · · · · · · · · · · ·
S 2	基板軟層部	- ID州撒送機構8
S 3	AHL	□← 熟処理部用散送機構17
S 4	CP	→ 點处理部用檢送機構17
\$ 5	SC (BARC)	- SC用搬送機構18
S 6	CP	□←— SC用搬送機構18
\$ 7	HP HP	
5.8	基板新聞館	热处理部用搬送機構17
5 9	C P	□← 然处理部用按送機構19
\$10	SC	- CC用設送機構20
511	CP	- SC用撥送機構20
S 1 2	HP	- □← 熱処理部用搬送機構19
S 1 3	CP	□ ★ 熱処理部用旋送機構19
S14	基板載道部	
S14	多級戦迫那 EE	- □< EE用搬送機構21
\$16		□←— EE用搬送機構21
S 1 6	基板載置部	₩ EE用搬送機構21
	BF	→ IF用搬送機構29
S 1 8	インターフェイス	F── IF用搬送機構29
519	STP	F IF用班送极猜29
520	インターフェイス	F用數送機構29
S 2 1	基板載習部	→ PEB用療送機構22
S 2 2	PEB	N
S 2 3	CP	- PEB用療法機構22
S 2 4	恭板載書部	□←
S 2 5	CP	□←SD用搬送搬得24
S 2 6	SD	★ SD用搬送機構24
S 2 7	C P	一人 熟处理即用搬送保持23
S 2 8	HP	一
S 2 9	CP	一 然处理部用股进税得23
830	建板就電腦	
831	基接载降的	[→
S 3 2	インデクサ	P.V.—IDWINGWA

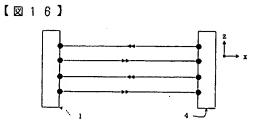
[214]

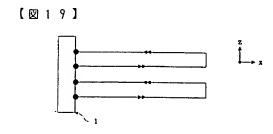


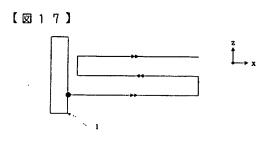


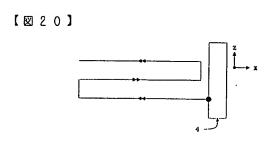


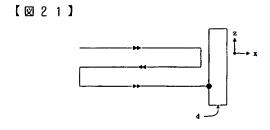


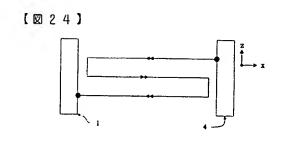


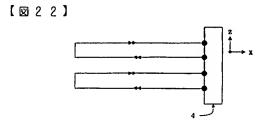


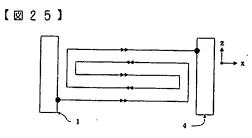


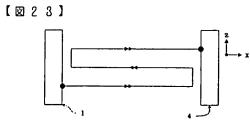


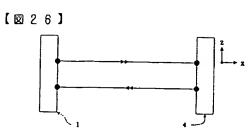




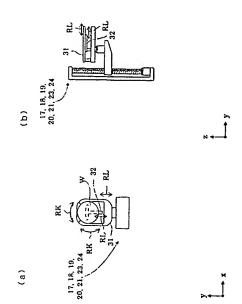




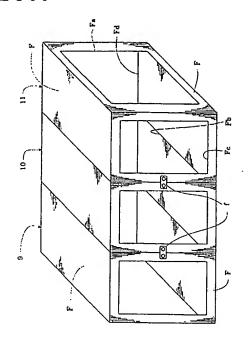




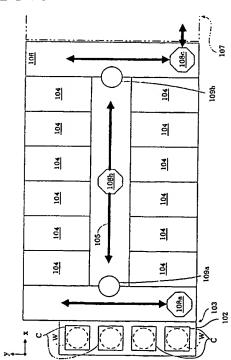
[227]



[22 2 8]



[229]



フロントページの続き

(72)発明者 真田 雅和

京都市上京区堀川通寺之内上34丁目天神北町1番地の1 大日本スクリーン製造株式会社内

(72)発明者 吉岡 勝司

京都市上京区堀川通寺之内上34丁目天神北町1番地の1 大日本スクリーン製造株式会社内

(72)発明者 青木 萬

京都市上京区堀川通寺之内上34丁目天神北町1番地の1 大日本スクリーン製造株式会社内

(72)発明者 矢野 守隆

京都市上京区堀川通寺之内上34丁目天神北町1番地の1 大日本スクリーン製造株式会社内

(72)発明者 山本 聡

京都市上京区堀川通寺之内上る4丁目天神北町1番地の1 大日本スクリーン製造株式会社内

(72)発明者 三橋 毅

京都市上京区堀川通寺之内上34丁目天神北町1番地の1 大日本スクリーン製造株式会社内

(72) 発明者 長尾 隆

京都市上京区堀川通寺之内上34丁目天神北町1番地の1 大日本スクリーン製造株式会社内

(72)発明者 児玉 光正

京都市上京区堀川通寺之内上34丁目天神北町1番地の1 大日本スクリーン製造株式会社内 ドターム(参考) 3C100 AA22 EE07

5F031 CA02 CA05 DA17 FA01 FA02 FA04 FA11 FA12 FA15 GA47 GA48 GA49 MA02 MA08 MA06 MA07 MA26 MA27 MA30 PA02

PAO3 PA30

5F046 CD01 CD05 CD10 DA29 JA04 KA04 LA01